

Curriculum vitae Europass



Informații personale

Nume / Prenume **TANASE Cristian Andy**
 Adresă(e) Str. Victoriei, Nr. 21A, Sc. A, Ap. 36, Suceava, Romania
 Telefon(oane) Mobil: +4 0741034774
 Fax(uri)
 E-mail(uri) andy.tanase@usm.ro
 Naționalitate(-tăți) Română
 Data nașterii 04-02-1974
 Sex M

Domeniul ocupațional Conferențiar – Facultatea de Inginerie Electrica si Știința Calculatoarelor, Universitatea Ștefan cel Mare din Suceava

Experiența profesională

Perioada	10.1998 - 10.2004	10.2004- 03.2021	03.2021-prezent	01.1999- 10.2001	11.2001- 12.2002	12.2011- 09.2014
Funcția sau postul ocupat	Asistent	Șef Lucrări	Conf. Dr. Inginer	Inginer Hardware	Inginer Software	Inginer Software
Activități și responsabilități principale	Proiectare VLSI, Procesarea Digitala a Semnalelor, Arhitecturi de Calcul Paralel	Proiectare VLSI, Procesarea Digitala a Semnalelor, Arhitecturi de Calcul Paralel	Proiectare VLSI, Procesarea Digitala a Semnalelor, Arhitecturi de Calcul Paralel, Limbaje de Asamblare	Dezvoltarea Sistemelor Electronice	Proiectare VLSI	Proiectare si Verificare SoC (Systems on Chip)
Numele și adresa angajatorului	Universitate a Ștefan cel Mare din Suceava, Facultatea de Inginerie Electrica si Știința Calculatoarelor	Universitatea Ștefan cel Mare din Suceava, Facultatea de Inginerie Electrica si Știința Calculatoarelor	Universitatea Ștefan cel Mare din Suceava, Facultatea de Inginerie Electrica si Știința Calculatoarelor	ADVANCED CONTRACT ELECTRONI CS.R.L. (Fontane ACM Group Germania)	ISRATECH S.R.L Suceava, Romania	SILICON SERVICE, Iasi, Romania (AMD Inc. USA Contractor)
Tipul activității sau sectorul de activitate	Predare	Predare	Predare	Cercetare	Cercetare	Cercetare

Educație și formare

Perioada	10.1992- 06.1998	10.1999-06-2000	10.2001-09.2008	10.2004-02.2009	10.2010-02.2013
----------	------------------	-----------------	-----------------	-----------------	-----------------

Calificarea / diploma obținută

Diplomă de licență în Știința Calculatoarelor	Diplomă de studii aprofundate – Sisteme Inteligente pentru Controlul Proceselor	Doctor în Inginerie Electronică și Telecomunicații "Contribuții la dezvoltarea tehnicilor de proiectare asistată a structurilor integrate"	Diplomă de licență în Contabilitate și Informatică de Gestiune	Cercetare post-doctorală "Implementarea algoritmilor paraleli în rezolvarea problemei de căutare a unei ținte mobile într-un mediu dinamic"
---	---	---	--	--

Numele și tipul instituției de învățământ / furnizorului de formare

Universitatea Ștefan cel Mare din Suceava, Facultatea de Inginerie Electrică și Știința Calculatoarelor	Universitatea Ștefan cel Mare din Suceava, Facultatea de Inginerie Electrică și Știința Calculatoarelor	Universitatea Ștefan cel Mare din Suceava, Facultatea de Inginerie Electrică și Știința Calculatoarelor	Universitatea "Ștefan cel Mare" SUCEAVA, Facultatea de Științe Economice și Administrație Publică	Universitatea Ștefan cel Mare din Suceava, Facultatea de Inginerie Electrică și Știința Calculatoarelor
---	---	---	---	---

Aptitudini și competențe personale

Limba maternă Română

Limba(i) străină(e) cunoscută(e)

Autoevaluare
Nivel european (*)

Limba Engleză

Limba Italiană

Limba Franceză

Înțelegere		Vorbire		Scriere
Ascultare	Citire	Participare la conversație	Discurs oral	Exprimare scrisă
B2	B2	B2	B2	B2
A2	A2	A2	A2	A2
A1	A1	A1	A1	A1

(*) Nivelul Cadrului European Comun de Referință Pentru Limbi Străine

Competențe și abilități sociale

Bune competențe de comunicare dobândite prin experiență proprie de cadru didactic la Universitatea "Ștefan cel Mare" din Suceava

Competențe și aptitudini organizatorice

Membru în echipa de implementare a următoarelor proiecte:

Director de proiect:

- CONTRIBUTII LA DEZVOLTAREA TEHNICILOR DE PROIECTARE ASISTATA A STRUCTURILOR INTEGRATE, Contract de cercetare din Planul National de Cercetare, Dezvoltare și Inovare - PN II, Program: Resurse Umane, Proiecte de cercetare pentru tineri doctoranzi - tip TD, Septembrie 2007, Contract Nr. 161/01-10-2007 - **director proiect Cristian Andy TĂNASE**, USV

Membru în echipa de cercetare:

- PNCDI III, Modul CERN-RO, Program 5, Subprogram 5.2; LHCb: contract nr. 7/16.03.2016, "LHCb - Studiul producției de hadroni, fizica "aromelor" în particule elementare grele și programul de upgrade (al detectorului)", director de proiect: Dr. Florin MACIUC, IFIN-HH, 2016 - 2018
- PN III: Programul 2 - Creșterea competitivității economiei românești prin cercetare, dezvoltare și inovare - "Demonstrator experimental de laborator bazat pe nHSE - sistem de operare de timp real integrat în hardware - implementat pe o arhitectură ZScale - RISC V"; NR. 219PED/2017, director de proiect Dr. Vasile Gheorghiță GĂITAN, USV
- PN III: Programul 2 - Creșterea competitivității economiei românești prin cercetare, dezvoltare și inovare - "Dispozitiv experimental demonstrativ pentru validarea și testarea microcontrolerului nMPRA de timp real utilizând arhitectura MIPS32"; NR. 220PED / 2017, director de proiect Dr. Cristina Nicoleta GĂITAN, USV
- Proiect POSDRU/89/1.5/S/57083, "Progres și dezvoltare prin cercetare și inovare post – doctorală în inginerie și științe aplicate (POST DOC — PRiDE)", director de proiect: Valentin Popa, USV

Publicații relevante:

ISI:

- 1) Detecting and Tracking Multiple Users in the Proximity of Interactive Tabletops - *Tanase, Cristian Andy; Vatavu, Radu-Daniel; Pentiu, Stefan-Gheorghe; Graur, A* - ADVANCES IN ELECTRICAL AND COMPUTER ENGINEERING, Volume: 8, Issue: 2, Pages: 61-64, Published: 2008, IF2019 – **1.102**
- 2) Autonomous Mobile Device Controlled by On-chip Network of Intelligent Sensors for Indoor Environment Navigation - *Tanase, Cr. A.; Graur, A.; Gaitan, V. G.; Popa, V* - ELEKTRONIKA IR ELEKTROTEHNIKA, Issue: 5, Pages: 77-82, Published: 2009, IF2019 – **0.707**
- 3) Dynamic, unbalanced distribution of tasks on a PS3 cluster system for double precision calculation - *Tanase, Cristian Andy; Gaitan, Vasile Gheorghita* - JOURNAL OF SUPERCOMPUTING, Volume: 62, Issue: 3, Pages: 1502-1518, Published: DEC 2012, IF2019 – **2.469, Q2**
- 4) Threads Pipelining on the CellBE Systems - *Tanase, Cristian Andy; Gaitan, Vasile Gheorghita* - ADVANCES IN ELECTRICAL AND COMPUTER ENGINEERING, Volume: 13, Issue: 3, Pages: 121-126, Published: 2013, IF2019 – **1.102**
- 5) An approach of MPRA technique over ARM cache architecture - *Tanase, Cristian Andy* - 13th International Conference on Development and Application Systems (DAS), Suceava, ROMANIA, Date: MAY 19-21, 2016, Sponsor(s): Stefan cel Mare Univ Suceava, Fac Elect Engr & Comp Sci Romania; IEEE Ind Applicat Soc, Romania Sect 2016 13TH INTERNATIONAL CONFERENCE ON DEVELOPMENT AND APPLICATION SYSTEMS (DAS 2016), Pages: 86-90, Published: 2016
- 6) Hardware Real-time Event Management with Support of RISC-V Architecture for FPGA-Based Reconfigurable Embedded Systems - *Zagan, Ionel; Tanase, Cristian Andy; Gaitan, Vasile Gheorghita* - ADVANCES IN ELECTRICAL AND COMPUTER ENGINEERING, Volume: 20, Issue: 1, Pages: 63-70, Published: FEB 2020, IF2019 – **1.102**
- 7) Dynamic scheduler implementation used for load distribution between hardware accelerators (RTL) and software tasks (CPU) in heterogeneous systems - *Tanase, Cristian Andy* - JOURNAL OF SUPERCOMPUTING, Volume: 76, Issue: 12, Pages: 10122-10139, Published: DEC 2020, IF2019 – **2.469, Q2**
- 8) Reducing Energy Consumption in Microcontroller-based Systems with Multipipeline Architecture - *Tanase, Cristian Andy* - INTERNATIONAL JOURNAL OF ADVANCED COMPUTER SCIENCE AND APPLICATIONS, Volume: 11, Issue: 12, Pages: 16, Published: DEC 2020

Cărți:

- 1) Andy Tănase, Vasile Găitan - Familia de Procesoare pentru Prelucrarea Numerică a Semnalelor ADSP-21xx. Editura Matrix, București 2002. ISBN 973-685-356-X
- 2) Vasile Gheorghită Găitan, Valentin Popa, Andy Cristian Tănase – Arhitectura Rețelelor Industriale Locale. Editura Matrix, București 2004. ISBN 973-685-849-9
- 3) Andy Cristian Tănase – Programarea Sistemelor de Prelucrare Numerică a Semnalelor, Editura Universității Ștefan cel Mare Suceava 2010. ISBN 978-973-666-331-4
- 4) Andy Cristian Tănase, Cătălin Marian Sîicu – Prelucrarea Numerică a Semnalelor, Îndrumar de laborator, Editura Universității Suceava, 2004

Competențe și aptitudini tehnice	<ul style="list-style-type: none"> ▪ Sisteme Embedded Dedicat de Procesare Digitală a Semnalelor (Instrumente de dezvoltare Software și Hardware Analog Devices – ADSP2181, ADSP BF535); ▪ Proiectare și verificare SoC (Systems on Chip): <ol style="list-style-type: none"> 1. Familia Xilinx FPGA - Virtex și ZYNQ UltraScale+; 2. Instrumente de dezvoltare Vivado, Vitis SDK, Vitis HLS, Model Composer MATLAB/Simulink; 3. Limbaje HDL (Limbaje de descriere Hardware): Verilog, VHDL, SystemC/C++ (inclusiv versiunile sintetizabile). ▪ Programarea și Proiectarea Sistemelor Embedded ▪ Programare de nivel înalt (C, C++, Visual C, Python) ▪ Programare de nivel de asamblare (x86, ARM, MIPS) ▪ Proiectare PCB (Orcad, Protel-Altium Designer) ▪ Programare paralelă și de timp real (Cell BE, ZYNQ UltraScale+)
Competențe și aptitudini de utilizare a calculatorului	Utilizator experimentat
Alte competențe și aptitudini	
Permis(e) de conducere	B