

## FIȘA DISCIPLINEI (licență)

### 1. Date despre program

Instituția de învățământ superior	Universitatea „Ștefan cel Mare” din Suceava
Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Calculatoare, Electronică și Automatică
Domeniul de studii	Inginerie electronică, telecomunicații și tehnologii informaționale
Ciclul de studii	Licență
Programul de studii	Rețele și software de telecomunicații

### 2. Date despre disciplină

Denumirea disciplinei	MICROCONTROLERE				
Titularul activităților de curs	Ș.l. dr. ing. Ionel ZAGAN				
Titularul activităților aplicative	As. univ. dr. ing. Eugen DODIU				
Anul de studiu	III	Semestrul	5	Tipul de evaluare	E
Regimul disciplinei	Categorია formativă a disciplinei DF - fundamentală, DD - în domeniu, DS - de specialitate, DC – complementară				DD
	Categorია de opționalitate a disciplinei: DI - impusă, DO - opțională, DF - facultativă				DI

### 3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	5	Curs	3	Seminar		Laborator	2	Proiect	
I b) Totalul de ore pe semestru din planul de învățământ	70	Curs	42	Seminar		Laborator	28	Proiect	

II Distribuția fondului de timp pe semestru:	ore
II a) Studiul după manual, suport de curs, bibliografie și notițe	24
II b) Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren	30
II c) Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri	23
II d) Tutoriat	
III Examinări	3
IV Alte activități (precizați):	24

Total ore studiu individual II (a+b+c+d)	77
Total ore pe semestru (Ib+II+III+IV)	150
Numărul de credite	6

### 4. Precondiții (acolo unde este cazul)

Curriculum	•
Competențe	•

### 5. Condiții (acolo unde este cazul)

Desfășurare a cursului	• PC, videoproiector	
Desfășurare aplicații	Seminar	•
	Laborator	• Laborator dotat cu minim 12 calculatoare PC având mediul de dezvoltare KEIL RealView MDK 5.26 versiunea demo, STM32CubeMX, TouchGFX și STM32CubeIDE - 12 buc.; kit - 32F429I-DISCOVERY - 14 buc; videoproiector-1 buc; calculator portabil - 1 buc; Shield Open429Z-D – 14 buc, WaveShare Open429Z-D Sensors Pack, ESP8266 ESP-01 – 7 buc, Bluetooth HC-05 zs-040 - 7 buc, Osciloscop Analog Discovery 2 USB, 30 MHz - 12 buc; Osciloscop digital cu memorie si 4 canale (200Mz, LCD color, 4 canale, rez. 640x480, 16kB, VGA, USB, sonde si soft inclus, husa, modul de memorie si de comunicație) - 1 buc; Surse de semnal - 3 buc; Calibrator portabil - 1 buc; Multimetre digitale - 4 buc; analizor logic Intronix LA1034 - 8 buc;

	Proiect	<ul style="list-style-type: none"> <li>Ghid de lucrări practice și note aplicative în format electronic (www.eed.usv.ro/~zagan).</li> </ul>
--	---------	---

### 6. Competențe specifice acumulate

Competențe profesionale	<ul style="list-style-type: none"> <li>C3. Aplicarea cunoștințelor, conceptelor și metodelor de bază privitoare la arhitectura sistemelor de calcul, microprocesoare, microcontrolere, limbaje și tehnici de programare</li> </ul>
Competențe transversale	<ul style="list-style-type: none"> <li></li> </ul>

### 7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	<ul style="list-style-type: none"> <li>Prezentarea principalelor aspecte teoretice și practice legate de arhitectura, proiectarea și utilizarea sistemelor cu microcontrolere.</li> <li>Cunoașterea arhitecturii microcontrolerelor în general și în particular a celor bazate pe nucleele ARM.</li> <li>Învățarea limbajului de asamblare a microcontrolerelor ARM.</li> <li>Cunoașterea modului de programare și de proiectare a unei aplicații bazate pe microcontrolere.</li> <li>Aprofundarea modului de utilizare optimă a resurselor (perifericelor) cu care sunt completate nucleele ARM pentru construcția de microcontrolere.</li> <li>Aprofundarea arhitecturii sistemelor distribuite de monitorizare și conducere a proceselor industriale.</li> <li>Dezvoltarea capacităților de evaluare a diferitelor sisteme și arhitecturi bazate pe microcontrolere.</li> <li>Promovarea utilizării competențelor dobândite pentru dezvoltarea unor teme de casă pe grupuri de studenți.</li> </ul>
-----------------------------------	--

### 8. Conținuturi

Curs	Nr. ore	Metode de predare	Observații
<ul style="list-style-type: none"> <li><b>Introducere în arhitectura microcontrolerelor</b> <ul style="list-style-type: none"> <li>Structura generală a unui microcontroler (uC)</li> <li>10 pași necesari pentru alegerea unui uC</li> <li>Familia de procesoare Cortex</li> <li>Familia de microcontrolere Cortex-Mx – Membrii familiei, Avantajele utilizării acestei familii, instrumente pentru dezvoltarea de aplicații</li> <li>Aplicații – sisteme înglobate, cyber physical system (CPS)</li> <li>Introducere în proiectarea unui sistem cu uC</li> </ul> </li> </ul>	4h	expunerea, prelegerea-dezbatere, demonstrația	
<ul style="list-style-type: none"> <li><b>Familia de microcontrolere Cortex-Mx</b> <ul style="list-style-type: none"> <li>UCP. Setul de registre</li> <li>Modurile de lucru ale nucleelor Cortex-Mx</li> <li>Structura pipeline</li> <li>Setul de instrucțiuni ARM</li> <li>Setul de instrucțiuni THUMB</li> <li>Setul de instrucțiuni THUMB2</li> </ul> </li> <li><b>Particularități ale arhitecturilor CORTEX-Mx</b> <ul style="list-style-type: none"> <li>Lucrul cu întreruperile</li> </ul> </li> </ul>	4h 2h	expunerea, prelegerea-dezbatere, demonstrația	
<ul style="list-style-type: none"> <li><b>Memoria la microcontrolerele Cortex-Mx</b> <ul style="list-style-type: none"> <li>Introducere</li> <li>Harta memoriei</li> <li>Conectarea procesorului cu memoria și perifericele</li> <li>Cerințele de memorie, alinierea datelor, accesul, atributele, barierele de memorie</li> <li>Operații bit-band</li> <li>Memoria sistem într-un uC</li> <li>Unitatea MMU</li> <li>Procesul de inițializare (The Machine Reset Process)</li> <li>Excepțiile UCP.</li> </ul> </li> </ul>	4h	expunerea, prelegerea-dezbatere, demonstrația	
<ul style="list-style-type: none"> <li><b>Magistralele arhitecturilor ARM</b> <ul style="list-style-type: none"> <li>Magistralele externe</li> </ul> </li> </ul>	4h	expunerea, prelegerea-dezbatere,	

➤ Magistrala AMBA		demonstrația	
<ul style="list-style-type: none"> <li>• <b>Porturile I/E (pIE)</b></li> <li>➤ Controlerul DMA</li> <li>➤ Controlerul pentru întreruperi</li> <li>➤ Intrări/ ieșiri numerice</li> <li>➤ Timpul și ceasurile</li> <li>➤ Comunicații seriale (USART, I2C, I2S,SPI, CAN, USB, Ethernet)</li> <li>➤ Convertoare A/D și D/A, PWM</li> <li>➤ Alte pIE</li> <li>• <b>Memoria pentru parametrii</b></li> <li>➤ Conectarea SMART CARD-urilor</li> <li>➤ Punerea sub tensiune, modurile de lucru cu consum redus, resetarea și inițializarea</li> </ul>	8h	expunerea, prelegerea-dezbatere, demonstrația	
<ul style="list-style-type: none"> <li>• <b>Arhitectura sistemelor distribuite de monitorizare și conducere a proceselor industriale</b></li> <li>➤ Nivelurile ierarhice de conducere a unei întreprinderi</li> <li>➤ Middleware. OPC. SCADA</li> <li>➤ Rețele industriale locale</li> <li>➤ Dispozitive de conducere și monitorizare. Automate programabile</li> </ul>	8h	expunerea, prelegerea-dezbatere, demonstrația	

#### Bibliografie

- Vasile Găitan – Microcontrolere, Note de curs 2017.
- J. Yiu, The definitive guide to ARM CORTEX-M0 and CORTEX-M0+ processors, 2nd ed., USA: Elsevier, ISBN: 978-0-12-803277-0, 2015, p. 764.
- J. Yiu, The definitive guide to ARM CORTEX-M3 and CORTEX-M4 processors, 3rd ed., vol. III, USA: Elsevier, ISBNe13: 978-0-12-408082-9, 2014, p. 1055..
- J. Langbridge, Professional embedded ARM development, Indianapolis: Wiley, ISBN: 978-1-118-78894-3 , 2014, p. 288.
- W. Hohl și C. Hinds, ARM assembly language - Fundamentals and techniques, 2nd ed., Boca Raton: CRC Press, ISBN- 978-1-4822-2986-8, 2015, p. 448.
- M. Trevor, The designer's guide to the CORTEX-M processor family, USA: Elsevier, ISBN: 978-0-08-098296-0, 2013, p. 331.
- J. Valvano, Embedded systems - Introduction to ARM Cortex M microcontrollers, 5th ed., vol. I, USA: Jonathan W. Valvano, 2014.
- V. Mahout, Assembly Language Programming ARM Cortex-M3, Great Britain: Wiley, ISBN978-1-84821-329-6 , 2012, p. 258.
- R. Toulson și T. Wilmshurst, Fast and effective embedded systems design - Applying the ARM mbed, Newnes, ISBN: 978-0-08-097768-3, 2012, p. 366.
- D. W. Lewis, Fundamentals of embedded software with the ARM Cortex-M3, Pearson, ISBN: 978-0-13-335722-6, 2013, p. 238.
- G. Brown, Discovering the STM32 Microcontroller, Indiana, 2016, p. 244.
- T. Embedded Systems Architecture - A Comprehensive Guide for Engineers and Programmers, 2nd ed., Elsevier, ISBN: 978-0-12-382196-6, 2013, p. 650.
- Vasile GAITAN - Studiu privind structura software a aplicațiilor pentru realizarea de sisteme și echipamente pentru conducere și monitorizare Vol I - Considerații generale Pag. 1-87. 2014. Raport de cercetare.
- Vasile GAITAN - Studiu privind structura software a aplicațiilor pentru realizarea de sisteme și echipamente pentru conducere și monitorizare - Vol III - IEC 61131 – 3. Pag. 263-544. 2014. Raport de cercetare.
- V. G. Găitan, I. Zagan, “Rețele industriale locale – Modbus Extins”, Editura Universității Ștefan cel Mare din Suceava, 2019, ISBN : 978-973-666-552-3
- www.arm.com (2022)
- www.keil.com (2022)
- www.st.com (2022)
- <http://www.eed.usv.ro/~zagan> (2022)

#### Bibliografie minimală

- Vasile Găitan – Microcontrolere, Note de curs 2017
- J. Yiu, The definitive guide to ARM CORTEX-M3 and CORTEX-M4 processors, 3rd ed., vol. III, USA: Elsevier, ISBNe13: 978-0-12-408082-9, 2014, p. 1055..
- M. Trevor, The designer's guide to the CORTEX-M processor family, USA: Elsevier, ISBN: 978-0-08-098296-0, 2013, p. 331.
- Mahout, Assembly Language Programming ARM Cortex-M3, Great Britain: Wiley, ISBN978-1-84821-329-6 ,

2012, p. 258.

- Vasile GAITAN - Studiu privind structura software a aplicațiilor pentru realizarea de sisteme și echipamente pentru conducere și monitorizare Vol I - Considerații generale Pag. 1-87. 2009. Raport de cercetare
- V. G. Găitan, I. Zagan, "Rețele industriale locale – Modbus Extins", Editura Universității Ștefan cel Mare din Suceava, 2019, ISBN : 978-973-666-552-3
- <http://www.eed.usv.ro/~zagan> (2022)
- [www.arm.com](http://www.arm.com) (2022)

Aplicații (Seminar / laborator / proiect)	Nr. ore	Metode de predare	Observații
<b>• Laborator</b>		lucrări practice, experimentul	
1) Securitatea și sănătatea în muncă. Prezentarea mediului de dezvoltare Keil și Cortex M3.	2h		
2) Prezentarea mediului de dezvoltare ARM Developments Tools și a kit-urilor 32F429IDISCOVERY.	4h		
3) Utilizarea, programarea și testarea funcționării porturilor de intrare/ ieșire	2h		
4) Utilizarea, programarea și testarea funcționării întreruperilor și a întreruperilor externe.	2h		
5) Utilizarea, programarea și testarea funcționării timer-elor și a PWM-ului.	2h		
6) Utilizarea, programarea și testarea funcționării porturilor seriale.	2h		
7) Utilizarea, programarea și testarea funcționării convertoarelor A/D, D/A.	2h		
8) Comunicatia seriala SPI (AT45DBXX DataFlash) si FMC (Flexible Memory Controller - NAND Flash).	2h		
9) Comunicatia seriala I2C (AT24/FM24 EEPROM).	2h		
10) Interfața One-WIRE (DS18B20, DS2401).	2h		
11) Utilizarea, programarea și testarea funcționării controlerului CAN.	2h		
12) Utilizarea, programarea și testarea funcționării controlerului USB.	2h		
13) Interfața Secure Digital Input/Output și Flexible Static Memory Controller (FSMC).	2h		
<b>Bibliografie</b>			
<ul style="list-style-type: none"><li>• Vasile Găitan – Microcontrolere, Note de curs 2017</li><li>• <a href="https://www.st.com/en/evaluation-tools/32f429idiscovery.html">https://www.st.com/en/evaluation-tools/32f429idiscovery.html</a></li><li>• J. Yiu, The definitive guide to ARM CORTEX-M3 and CORTEX-M4 processors, 3rd ed., vol. III, USA: Elsevier, ISBNe13: 978-0-12-408082-9, 2014, p. 1055.</li><li>• M. Trevor, The designer's guide to the CORTEX-M processor family, USA: Elsevier, ISBN: 978-0-08-098296-0, 2013, p. 331.</li><li>• Mahout, Assembly Language Programming ARM Cortex-M3, Great Britain: Wiley, ISBN978-1-84821-329-6 , 2012, p. 258.</li><li>• Vasile GAITAN - Studiu privind structura software a aplicațiilor pentru realizarea de sisteme și echipamente pentru conducere și monitorizare Vol I - Considerații generale Pag. 1-87. 2009. Raport de cercetare.</li><li>• <a href="http://www.arm.com">www.arm.com</a> (2022)</li><li>• <a href="http://www.keil.com">www.keil.com</a> (2022)</li><li>• <a href="http://www.st.com">www.st.com</a> (2022)</li><li>• <a href="http://www.eed.usv.ro/~zagan">http://www.eed.usv.ro/~zagan</a> (2022)</li><li>• I. Zagan, V. G. Găitan, "Microcontrolere", Editura Universității Ștefan cel Mare din Suceava, ON-LINE, 2021, ISBN: 978-973-666-672-8</li></ul>			
<b>Bibliografie minimală</b>			
<ul style="list-style-type: none"><li>• Vasile Găitan – Microcontrolere, Note de curs 2017</li><li>• <a href="https://www.st.com/en/evaluation-tools/32f429idiscovery.html">https://www.st.com/en/evaluation-tools/32f429idiscovery.html</a></li><li>• <a href="http://www.arm.com">www.arm.com</a> (2022)</li><li>• <a href="http://www.st.com">www.st.com</a> (2022)</li><li>• MICROCONTROLERE - NOTE APLICATIVE, STM32F429I-DISCO, ARM Cortex-M4, 2020, Ionel ZAGAN, Vasile Gheorghită GĂITAN</li><li>• <a href="http://www.eed.usv.ro/~zagan/teaching/MC/Note_aplicative_MICROCONTROLERE.pdf">http://www.eed.usv.ro/~zagan/teaching/MC/Note_aplicative_MICROCONTROLERE.pdf</a></li></ul>			

- <http://www.eed.usv.ro/~zagan> (2022)
- I. Zagan, V. G. Găitan, "Microcontrolere", Editura Universității Ștefan cel Mare din Suceava, ON-LINE, 2021, ISBN: 978-973-666-672-8

9. **Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatori reprezentativi din domeniul aferent programului**

- **Conținutul cursului, al laboratorului și proiectului este în concordanță cu conținutul disciplinelor similare de la programele de studiu Calculatoare și Automatică și Informatică Aplicată de la alte universități din țară și străinătate.**
  - a) [Embedded Systems](https://www.edx.org/school/utaustinx), University of Texas at Austin, <https://www.edx.org/school/utaustinx>, <http://users.ece.utexas.edu/~valvano/arm/> (90%)
  - b) Sisteme de calcul dedicate, Departamentul Știința Calculatoarelor, Facultatea de Automatica și Știința Calculatoarelor, Universitatea Tehnică din Cluj-Napoca, (80%)  
<http://users.utcluj.ro/~baruch/ro/pages/cursuri/sisteme-de-calcul-dedicate.php>
  - c) ARM University Program, [www.arm.com/university](http://www.arm.com/university)  
Conținutul cursului este coroborat și cu tendințele actuale din domeniu expuse în jurnale de prestigiu cum ar fi IEEE Transaction of Embedded System, Industrial Informatics, Industrial Electronics, Computer și altele. Se au în vedere și cerințele unor potențiali "beneficiari" ai disciplinei, cum ar fi firma Continental cu filialele din Iași și Sibiu, la care studenții de la licența participă anual la concursurile, întâlnirile și bursele oferite de aceștia. Se au în vedere și noile direcții de cercetare discutate în societatea SRAIT. Nu în ultimul rând amintim ca zona sistemelor înglobate este un trend universal recunoscut în comunitatea științifică din domeniul IT. Cursul are un grad ridicat de originalitate. Un curs asemănător în proporție de 90% în structură se predă la Universitatea din Buffalo SUA (<http://www.dejazzer.com/ee379/> - Embedded System and Application). Structura cursului este strâns corelată și actualizată și datorită relației cu dr. Khaled Benkrid, managerul de la ARM University. Se poate menționa că Universitatea din Cambridge este prima beneficiară a acestui program academic de la ARM ([http://article.wn.com/view/2014/02/27/ARM\\_University\\_Program\\_and\\_Partners\\_Launch\\_LabinaBox\\_for\\_Par/](http://article.wn.com/view/2014/02/27/ARM_University_Program_and_Partners_Launch_LabinaBox_for_Par/), University of Cambridge, UK.)

10. **Evaluare**

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Curs	<p>Standarde minime pentru promovare (nota 5):</p> <ul style="list-style-type: none"> <li>➤ Participarea activă în timpul cursurilor.</li> <li>➤ Însușirea elementelor teoretice de bază legate de microcontrolere, arhitecturi și programare;</li> <li>➤ Comunicarea într-o formă lizibilă a noțiunilor teoretice expuse la curs.</li> </ul> <p>Standarde minime pentru nota 10:</p> <ul style="list-style-type: none"> <li>➤ Însușirea elementelor teoretice legate de microcontrolere, arhitecturi și programare;</li> </ul> <p>Comunicarea excelentă a noțiunilor teoretice expuse la curs.</p>	Evaluare continuă și prin probă finală de tip Moodle sau scris din noțiunile și problemele furnizate la curs.	50%
Laborator	<p>Activitate la lucrările practice.</p> <p>Standarde minime pentru promovare (nota 5):</p> <ul style="list-style-type: none"> <li>➤ Implementarea lucrărilor practice de laborator;</li> <li>➤ Susținerea cu rezultate bune a evaluării practice.</li> </ul> <p>Standarde minime pentru nota 10:</p> <ul style="list-style-type: none"> <li>➤ Implementarea tuturor lucrărilor practice de laborator cât și a problemelor practice suplimentare;</li> <li>➤ Susținerea cu rezultate foarte bune a evaluării practice.</li> </ul>	Evaluare continuă (prin metode orale și probe practice)	50%
Standard minim de performanță			
<ul style="list-style-type: none"> <li>• Evaluarea modului de implementare a aplicațiilor de automatizare și informatică utilizând algoritmi și structuri de conducere automată, medii de programare și tehnologii bazate pe microcontrolere, procesoare de semnal, automate programabile, sisteme încorporate etc.</li> </ul>			

Data completării	Semnătura titularului de curs	Semnătura titularului de aplicație
20.09.2022		

Data avizării în departament	Semnătura directorului de departament
26.09.2022	

Data aprobării în Consiliul facultății	Semnătura decanului
30.09.2022	