

FIȘA DISCIPLINEI

1. Date despre program

Instituția de învățământ superior	Universitatea „Ștefan cel Mare” Suceava
Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Departamentul de Calculatoare
Domeniul de studii	Calculatoare și tehnologia informației
Ciclul de studii	Licență
Programul de studii/calificarea	Calculatoare / Inginer

2. Date despre disciplină

Denumirea disciplinei	PROGRAMAREA CALCULATOARELOR SI LIMBAJE DE PROGRAMARE III				
Titularul activităților de curs	Conf. dr.ing Cristian Andy TANASE				
Titularul activităților de seminar (lab)	As. Ing. Dr. Anda TCACIUC				
Anul de studiu	II	Semestrul	IV	Tipul de evaluare	Examen
Regimul disciplinei	Categorია formativă a disciplinei DF - fundamentală, DD - în domeniu, DS - de specialitate, DC - complementară				DF
	Categorია de opționalitate a disciplinei: DO - obligatorie (impusă), DA - opțională (la alegere), DL - facultativă (liber aleasă)				DO

3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	4	Curs	2	Seminar		Laborator	2	Proiect	
I b) Totalul de ore pe semestru din planul de învățământ	56	Curs	28	Seminar		Laborator	28	Proiect	

II Distribuția fondului de timp pe semestru:	ore
II a) Studiul după manual, suport de curs, bibliografie și notițe	17
II b) Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren	10
II c) Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri	10
II d) Tutoriat	4
III Examinări	3
IV Alte activități:	0

Total ore studiu individual II (a+b+c+d)	41
Total ore pe semestru (I+II+III+IV)	100
Numărul de credite	4

4. Precondiții (acolo unde este cazul)

Curriculum	<ul style="list-style-type: none"> • Programarea calculatoarelor și limbajelor de programare
Competențe	C1. Operarea cu fundamente științifice, ingineresti ale informaticii C2. Proiectarea componentelor hardware, software si de comunicatii C3. Soluționarea problemelor folosind instrumentele științei și ingineriei calculatoarelor

5. Condiții (acolo unde este cazul)

Desfășurare a cursului	<ul style="list-style-type: none"> • PC, videoproiector 	
Desfășurare aplicații	Seminar	<ul style="list-style-type: none"> •
	Laborator	laborator dotat cu minim 8 calculatoare PC cu sistem de operare Windows si TASM instalat.

6. Competențe specifice acumulate

Competențe profesionale	C1. Operarea cu fundamente științifice, ingineresti și ale informaticii C2. Proiectarea componentelor hardware, software și de comunicații C4. Îmbunătățirea performanțelor sistemelor hardware, software si de comunicatii C5. Proiectarea, gestionarea ciclului de viata, integrarea și integritatea sistemelor hardware, software și
-------------------------	--

	de comunicații
Competențe transversale	

7. **Obiectivele disciplinei** (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	<ul style="list-style-type: none"> Dezvoltarea de aplicații utilizând limbajul de asamblare. Manifestarea interesului față de programarea în limbaj de asamblare.
Obiective specifice	<ul style="list-style-type: none"> Prezentarea limbajului de asamblare aferente familiei de procesoare I8086. În cadrul orelor de laborator studenții sunt familiarizați cu diverse metode de programare, utilizând resursele și particularitățile microprocesoarelor studiate. Se urmărește însușirea principalelor modalități de realizare practică a unor programe editate direct în Assembler sub diferite aplicații cum ar fi sub comanda DOS Debug sau Turbo-Assembler (TASM) și Macro-Assembler (MASM).

8. **Conținuturi**

Curs	Nr. ore	Metode de predare	Observații
1. Introducere. 1.1 Arhitectura procesorului I8086. 1.2 Unitatea de execuție. 1.3 Unitatea de interfață cu magistrala. 1.4 Registre de uz general. 1.5 Moduri de adresare.	2h	expunerea, prelegerea-dezbateri, demonstrația	
2. Setul de instrucțiuni 8086. 2.1 Instrucțiuni de transfer. 2.2 Instrucțiuni aritmetice și logice. 2.3 Instrucțiuni pentru operații cu siruri de caractere/cuvinte. 2.4 Instrucțiuni de apel de procedură și de salt. 2.5 Instrucțiuni pentru controlul procesorului. 2.6 Dezvoltarea programelor în limbaj de asamblare.	4h	expunerea, prelegerea-dezbateri, demonstrația	
3. Structura programelor. Definierea și inițializarea datelor. Operatori. 3.1 Segmentare. Directive pentru definiția segmentelor. 3.2 Directive pentru legarea modulelor. 3.3 Definiția și inițializarea datelor. 3.4 Definiția etichetelor. 3.5 Definiția structurilor. 3.6 Operatori în limbajul de asamblare. 3.7 Directive de asamblare condiționată.	2h	expunerea, prelegerea-dezbateri, demonstrația	
4. Macroinstrucțiuni. 4.1 Scopul macroinstrucțiunilor. Definiție și extindere. 4.2 Macroinstrucțiuni cu parametri. 4.3 Macroinstrucțiuni repetitive. 4.4 Invocarea recursivă. 4.5 Tehnici avansate de utilizare a macroinstrucțiunilor.	2h	expunerea, prelegerea-dezbateri, demonstrația	
5. Tehnici de programare în limbaj de asamblare.	6h	expunerea,	

<p>5.1 Decizia simpla si decizia compusa. 5.2 Cicluri cu test la partea superioara si inferioara. 5.3 Selectia. Tabele de salt sau de apel de proceduri. 5.4 Transferul parametrilor catre proceduri. 5.5 Intoarcerea datelor da catre proceduri. 5.6 Proceduri cu zone de date proprii. ...5.7 Proceduri recursive. ...5.8 Proceduri cu numar variabil de parametri. ...5.9 Tehnici avansate de programare.</p>		prelegerea- dezbateri, demonstrația	
<p>6. Programarea in limbaj de asamblare ARM. 6.1 Manipularea datelor. 6.2 Incarcarea constantelor in registri. 6.3 Incarcarea unei date de memorie intr-un registru. 6.4 Memorarea datelor din regitri in memorie. 6.5 Conversia unei instructiuni simple C in limbaj de asamblare ARM. 6.6 Calcularea adreselor de memorie. 6.7 Exemple pentru adresarea memoriei. 6.8 Instructiuni pentru lucrul cu stiva. 6.9 Instructiuni de procesare a datelor.</p>	6h	expunerea, prelegerea- dezbateri, demonstrația	
<p>7. Structurile de control in asamblarea ARM. 7.1 Secventierea instructiunilor. 7.2 Implementarea deciziilor. 7.3 Implementarea buclelor. 7.4 Implementarea functiilor.</p>	6h	expunerea, prelegerea- dezbateri, demonstrația	
Bibliografie			
<p>1. Practica dezvoltarii software in limbaje de asamblare – Ion Ivan, Paul Pocatilu, Doru Cazan Editura Economica, 2002 2. Totul despre Z80 – M. PATRUBANY – Editura Tehnica, 1989 3. Bazele Microprocesoarelor – Liviu Kreindler – Matrix Rom Bucuresti, 1997 4. Familia de Microcontrolere MCS51 - Vasile Gaitan, 1997 5. Athanasiu I, Panou AI - Microprocesoarele 8086,286,386 Ed. TEORA 1992 6. Procesoare Intel, Programare în Limbaj de asamblare, ediția II a, - Vasile Lungu, 2004 7. Programare in limbaj de asamblare, - Gheorghe Musca. Editura Teora. 1998 8. Fundamentals of Embedded Software with the ARM Cortex-M3, Second Edition, Daniel W. Lewis, 2013</p>			
Bibliografie minimală			
<p>1. Practica dezvoltarii software in limbaje de asamblare – Ion Ivan, Paul Pocatilu, Doru Cazan Editura Economica, 2002 2. Programare in limbaj de asamblare, - Gheorghe Musca. Editura Teora. 1998 3. Fundamentals of Embedded Software with the ARM Cortex-M3, Second Edition, Daniel W. Lewis, 2013</p>			

Aplicații (laborator)	Nr. ore	Metode de predare	Observații
<p>• Laborator</p> <p>1. Norme de protecția muncii. Noțiuni introductive ale Programării în Limbaj de Asamblare</p> <p>2. Reprezentarea datelor. Setul de instrucțiuni 8086. Aritmetica pe 16 biți</p> <p>3. Aritmetica pe 32 biți. Conversii de lungime a datelor. Instrucțiuni condiționale</p> <p>4. Tablouri. Operații pe biți</p> <p>5. Stiva. Subrutine. Macroinstrucțiuni</p> <p>6. Moduri de transmitere a parametrilor</p> <p>7. Prelucrarea sirurilor de parametri</p> <p>8. Structuri. Întreruperi. Evaluarea cunoștințelor</p> <p>9. Setul de instrucțiuni ARM.</p> <p>10. Aritmetica pe 16 si 32 de biți</p> <p>11. Instrucțiuni condiționale ARM</p> <p>12. Instrucțiuni repetitive ARM</p> <p>13. Traducere cod C in cod ARM</p> <p>14. Evaluarea cunoștințelor. Recuperări</p>	<p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p> <p>2h</p>	lucrări practice, experimentul	

Bibliografie
1. Practica dezvoltării software în limbaje de asamblare – Ion Ivan, Paul Pocatilu, Doru Cazan Editura Economica, 2002 2. Totul despre Z80 – M. PATRUBANY – Editura Tehnica, 1989 3. Bazele Microprocesoarelor – Liviu Kreindler – Matrix Rom Bucuresti, 1997 4. Familia de Microcontrolere MCS51 - Vasile Gaitan, 1997 5. Athanasiu I, Panou I Al - Microprocesoarele 8086,286,386 Ed. TEORA 1992 6. Procesoare Intel, Programare în Limbaj de asamblare, ediția II a, - Vasile Lungu, 2004 7. Programare în limbaj de asamblare, - Gheorghe Musca. Editura Teora. 1998 8. Fundamentals of Embedded Software with the ARM Cortex-M3, Second Edition, Daniel W. Lewis, 2013
Bibliografie minimală
1. Practica dezvoltării software în limbaje de asamblare – Ion Ivan, Paul Pocatilu, Doru Cazan Editura Economica, 2002 2. Programare în limbaj de asamblare, - Gheorghe Musca. Editura Teora. 1998 3. Fundamentals of Embedded Software with the ARM Cortex-M3, Second Edition, Daniel W. Lewis, 2013

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

<ul style="list-style-type: none"> Conținutul cursului, al laboratorului și proiectului este în concordanță cu conținutul disciplinelor similare de la programele de studiu Calculatoare de la alte universități din țară și străinătate în proporție de aproximativ 70%. http://courses.engr.illinois.edu/ece390/books/artofasm/artofasm.html http://facstaff.uww.edu/nguyenh/uww_courses/compsci271/271syllabus.html http://www.zota.ase.ro/bti/IntroASM.pdf http://www.science.upm.ro/~traian/web_curs/Asm/start.html# http://ac.upg-ploiesti.ro/plan_inv/auto/la_f.pdf
--

10. Evaluare

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Curs	participarea activă în timpul cursurilor.	Evaluare continuă	10 %
	Însușirea noțiunilor de bază și utilizarea corectă a limbajului de specialitate	Evaluare prin probă finală de tip test practic (oral) și scris (Moodle) din problemele furnizate la curs.	40%
Seminar			
Laborator	Finalizarea lucrărilor practice propuse	evaluare continuă (prin metode orale și probe practice)	30%
	Rezolvarea problemelor propuse în temele de acasă	evaluare sumativă (prin prezentarea orală publică, utilizând slide-uri, a rezolvării temei de casă).	20%
Standard minim de performanță			
<ul style="list-style-type: none"> - cunoașterea arhitecturii I8086 - cunoașterea reprezentării informației - cunoașterea modurilor de adresare - cunoașterea indicatorilor de condiție - cunoașterea aritmeticilor binare și zecimale Standarde minime pentru nota 10: <ul style="list-style-type: none"> - descrierea întreruperilor - descrierea modurilor de adresare prin exemple - aplicații în limbaj de asamblare 			

Data completării	Semnătura titularului de curs	Semnătura titularului de aplicație
25.09.2022		

Data avizării în departament	Semnătura directorului de departament
29.09.2022	

Data aprobării în Consiliul academic	Semnătura decanului
30.09.2022	