

FIȘA DISCIPLINEI

1. Date despre program

Instituția de învățământ superior	Universitatea „Ștefan cel Mare” din Suceava
Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Departamentul de Calculatoare, Electronică și Automatică
Domeniul de studii	Calculatoare și tehnologia informației
Ciclul de studii	Licență
Programul de studii	Calculatoare

2. Date despre disciplină

Denumirea disciplinei	PROIECTAREA ASISTATĂ DE CALCULATOR A MODULELOR ELECTRONICE				
Titularul activităților de curs	Conf.univ.dr.ing. Eugen COCA				
Titularul activităților aplicative	S.I.dr.ing. Adrian PETRARIU				
Anul de studiu	IV	Semestrul	7	Tipul de evaluare	Examen
Regimul disciplinei	Categoría formativă a disciplinei DF - fundamentală, DD - în domeniu, DS - de specialitate, DC - complementară				DS
	Categoría de opționalitate a disciplinei: DI - impusă, DO - opțională, DF - facultativă				DO

3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	6	Curs	3	Seminar	0	Laborator	3	Proiect	0
I b) Totalul de ore pe semestru din planul de învățământ	84	Curs	42	Seminar	0	Laborator	42	Proiect	0

II Distribuția fondului de timp pe semestru:	ore
II a) Studiul după manual, suport de curs, bibliografie și notițe	22
II b) Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren	22
II c) Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri	16
II d) Tutoriat	6
III Examinări	4
IV Alte activități:	

Total ore studiu individual II (a+b+c+d)	66
Total ore pe semestru (I+II+III+IV)	154
Numărul de credite	6

4. Precondiții (acolo unde este cazul)

Curriculum	
Competențe	

5. Condiții (acolo unde este cazul)

Desfășurare a cursului	PC, videoproiector, ecran de proiecție, materiale pentru prezentare în format PPT și multimedia	
Desfășurare aplicații	Seminar	
	Laborator	Laborator dotat cu 12 calculatoare PC cu sistem de operare minim Windows 7, server de licențiere, programe de simulare specifice (IS Spice, LTSPICE, PSPICE, Altium Designer, PADS), ghid de lucrări practice în format electronic
	Proiect	

6. Competențe specifice acumulate

Competențe profesionale	C3. Utilizarea fundamentelor automatizării, a metodelor de modelare, simulare, identificare și analiză a proceselor, a tehnicilor de proiectare asistată de calculator. C5. Dezvoltarea de aplicații și implementarea algoritmilor și structurilor de conducere automată, utilizând principii de management de proiect, medii de programare și tehnologii bazate pe
-------------------------	--

	microcontrolere, procesoare de semnal, automate programabile, sisteme încorporate.
Competențe transversale	

7. **Obiectivele disciplinei** (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	Însușirea tehnicilor de modelare și simulare a componentelor și modulelor electronice utilizate în sistemele de automatizare și de conducere a proceselor industriale.
-----------------------------------	--

8. **Conținuturi**

Curs	Nr. ore	Metode de predare	Observații
1. Noțiuni introductive 1.1. Evoluția și stadiul actual în proiectarea asistată 1.2. Definierea conceptelor fundamentale 1.3. Medii de proiectare asistată (istoric, versiuni, avantaje, perspective) 1.4. Concepte de bază în legătură cu modelarea, simularea și proiectarea circuitelor	4	expunerea, prelegerea-dezbatere, demonstrația	
2. Sintaxa SPICE - 1 2.1. Netliste SPICE 2.2. Tipuri de analize a circuitelor în SPICE 2.3. Elemente pasive de circuit 2.4. Surse de tensiune și surse de curent independente 2.5. Surse de tensiune și surse de curent controlate	3		
3. Sintaxa SPICE - 2 3.1. Dispozitive semiconductoare (diode, tranzistoare bipolare, tranzistoare MOS, amplificatorul operațional) 3.2. Modele, parametri de model. Extragerea parametrilor de model 3.2. Definierea subcircuitelor	3		
4. Sintaxa SPICE - 3 4.1. Instrucțiuni de control al simulării 4.2. Instrucțiuni de control al ieșirii 4.3. Procesarea datelor simulărilor	3		
5. Elemente de sintaxă extinsă în SPICE 5.1. Asignarea parametrilor: reguli, limitări, exemple 5.2. Definierea globală a intrărilor: reguli, limitări, exemple 5.3. Includerea bibliotecilor pentru modele și subcircuite: reguli, limitări, exemple 5.4. Crearea unei biblioteci proprii de modele și utilizarea ei la simularea unei scheme electronice	3		
6. Analize extinse în SPICE 6.1. Analiza Monte-Carlo (suportul teoretic, sintaxa SPICE, definierea parametrilor de analiza, exemple) 6.2. Optimizarea circuitelor (inițierea optimizării, interpretarea rezultatelor, exemple) 6.3. Baleierea parametrilor (sintaxa, exemple)	3		
7. Prezentarea bibliotecii de componente și blocuri funcționale 7.1. Organizarea și adresarea bibliotecii 7.2. Prezentarea principalelor elemente ale bibliotecii și a modelelor aferente (amplificatoare operaționale, dispozitive pentru electronica de putere, funcții matematice, blocuri de calcul analogic, etc.)	4		
8. Introducere în medii CAD pentru proiectarea PCB (Altium Designer / PADS / Protel)	4		

8.1. Principii de bază în proiectarea PCB 8.2. Arhitecturi client-server			
9. Utilizarea programelor specializate pentru proiectarea cablajului imprimat 9.1. Introducerea schemelor 9.2. Netliste 9.3. Bibliotecile de componente, amprente de componente, crearea unei biblioteci proprii de amprente 9.3. Elaborare PCB	4		
10. Proiectarea modulelor electronice 10.1. Proiectarea cablajului imprimat 10.2. Proiectarea pentru testare / proiectarea pentru fabricație (DFT / DFM) 10.2. Proiectare antiperturbativă a cablajelor imprimate	4		
11. Materiale utilizate în industria electronică 11.1. Materiale utilizate la fabricarea substratului 11.2. Materiale pentru cablaje flexibile 11.3. Materiale pentru cablaje utilizate în medii speciale 11.4. Restricții la utilizarea unor substanțe periculoase la realizarea modulelor electronice 11.5. Gestionarea deșeurilor electronice	4 3		
12. Procesul de fabricație al modulelor electronice 12.1. Echipamente specifice 12.2. Substanțe chimice utilizate. Aliaje cu și fără plumb 12.3. Testarea modulelor electronice după fabricație 12.4. Probleme tehnologice și gestionarea lor			
	42		
Bibliografie			
<ol style="list-style-type: none"> Engelhardt M, The LTSPICE IV Simulator, Ed. Dunot Paris, ISBN 978-3-89929-258-9, 2013 Lawrence G. Mears, Charles E. Hymowitz, Simulating with SPICE, San Pedro, California, 1991 IntuSoft - SpiceNet User Guide, San Pedro, California, 1991 IntuSoft - Installation and Tutorial Guide for PC, San Pedro, California, 1991 Clyde F. Coombs, Printed Circuits Handbook, Seventh Edition, 2016 https://resources.altium.com/ebooks - WhitePapers Materiale de curs și bibliografice disponibile pe platforma Google Classroom, actualizate 2022 			
Bibliografie minimală			
<ol style="list-style-type: none"> Engelhardt M, The LTSPICE IV Simulator, Ed. Dunot Paris, ISBN 978-3-89929-258-9, 2013 Lawrence G. Mears, Charles E. Hymowitz, Simulating with SPICE, San Pedro, California, 1991 			
Aplicații (Seminar/laborator/proiect)	Nr. ore	Metode de predare	Observații
Lucrări de laborator		lucrări practice, experimentul	
1. Protecția muncii. Configurarea echipamentului de calcul pentru utilizarea SPICE. Utilizarea meniurilor și ferestrelor principale (ICAPS).	3		
2. Editorul de scheme SPICE (IsEd). Apelarea, definirea și deplasarea componentelor; etichetarea; trasarea legăturilor; citirea fișierului de intrare; salvarea și deschiderea schemelor editate. Desenarea în SPICE a unui etaj de amplificare cu TB.	3		
3. Simulare de circuit. Analiza tranzitorie și analiza de semnal. Obținerea funcției de transfer (caracteristica de frecvență și de fază) și a răspunsului tranzitoriu la semnal	3		

dreptunghiular (integrare) pentru un FTJ RC.			
4. Simulare de circuit. Analiza de curent continuu. Obținerea caracteristicii curent tensiune pentru o diodă semiconductoare. Determinarea familiei de caracteristici ale unui TB.	3		
5. Modelarea funcționării unui circuit trigger-Schmitt. Analiza de curent continuu și analiza tranzitorie. Modelarea funcționării unui astabil multivibrator	3		
6. Modelarea funcționării porții logice TTL (NAND). Obținerea caracteristicilor specifice. Modelarea funcționării unui inversor ECL.	3		
7. Modelarea unui divizor de frecvență cu bistabile D. Modelarea unui numărător binar zecimal/Johnson.	3		
8. Analize statistice în SPICE	3		
9. Realizarea schemelor electronice în Altium Designer	4		
10. Proiectarea unui cablaj imprimat în Altium Designer - amplasarea manuală și automată a componentelor	4		
11. Proiectarea unui cablaj imprimat în Altium Designer - rutarea manuală și rutarea automată a traseelor de cablaj	4		
12. Utilizarea opțiunilor de proiectare PCB	3		
13. Proiectarea antiperturbativă a unui modul electronic	3		
	42		
Bibliografie			
<ol style="list-style-type: none"> Constantin Strîmbu, Ștefan Alexandru, Analiza semnalelor cu PSPICE, Editura Albastră, 2000 Engelhardt M, The LTSPICE IV Simulator, Ed. Dunot Paris, 2013, ISBN 978-3-89929-258-9 Lowrence G. Mears, Charles E. Hymowitz, Simulating with SPICE, San Pedro, California, 1991 IntuSoft - IntuScope User Guide, San Pedro, California, 1991 IntuSoft - PreSpice User Guide, San Pedro, California, 1991 IntuSoft - SpiceNet User Guide, San Pedro, California, 1991 IntuSoft - Installation and Tutorial Guide for PC, San Pedro, California, 1991 Clyde F. Coombs, Printed Circuits Handbook, Seventh Edition, 2016 https://resources.altium.com/ebooks Lucrări de laborator și materiale bibliografice disponibile pe platforma Google Classroom, actualizate 2022 			
Bibliografie minimală			
<ol style="list-style-type: none"> Constantin Strîmbu, Ștefan Alexandru, Analiza semnalelor cu PSPICE, Editura Albastră, 2000 Îndrumar de laborator în format electronic de pe platforma Google Classroom 			

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

Conținutul disciplinei este în concordanță cu conținutul disciplinelor similare, opționale sau facultative, de la programele de studiu din cadrul aceluiași domeniu, de la alte universități din țară (Universitatea "Politehnica" din București; Universitatea "Gh. Asachi" Iași, Universitatea Tehnică din Cluj-Napoca) și străinătate (University of Limerick, IR; Case Western Reserve University, USA).

10. Evaluare

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Curs	Nota acordată pentru participarea activă în timpul cursurilor și nota acordată la examinarea finală	Evaluare continuă și evaluare prin probă finală scrisă și probleme practice pe calculator	60
Seminar			
Laborator	Media notelor acordate la lucrări practice	Evaluare continuă (prin probe orale și probe practice)	40
Proiect			
Standard minim de performanță			

Standarde minime pentru nota 5:

- însușirea minimală a terminologiei utilizate în domeniul proiectării asistate de calculator referitoare la modelare și simulare
- capacitatea de a explica modul în care este definit modelul unei componente electronice simple
- capacitatea de a utiliza pentru editarea schemei și realizarea unei simulări de regim tranzitoriu a unui program de proiectare asistată din familia SPICE

Data completării	Semnătura titularului de curs	Semnătura titularului de aplicație
23.09.2022		

Data avizării în departament	Semnătura directorului de departament
29.09.2022	

Data aprobării în consiliul facultății	Semnătura decanului
30.09.2022	