

FIȘA DISCIPLINEI

1. Date despre program

Instituția de învățământ superior	Universitatea „Ștefan cel Mare” din Suceava
Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Departamentul de Electrotehnică
Domeniul de studii	Inginerie Energetică
Ciclul de studii	Licență
Programul de studii	Managementul energiei / Energetică și tehnologii informatice

2. Date despre disciplină

Denumirea disciplinei	ELECTRONICĂ II				
Titularul activităților de curs	Ș.I. dr.ing. Iuliana CHIUCHIȘAN				
Titularul activităților de laborator	Asist. drd. ing. Radu FECHET				
Anul de studiu	II	Semestrul	4	Tipul de evaluare	E
Regimul disciplinei	Categorია formativă a disciplinei DF - fundamentală, DD - în domeniu, DS - de specialitate, DC - complementară				DD
	Categorია de opționalitate a disciplinei: DI - impusă, DO - opțională, DF - facultativă				DI

3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	3	Curs	2	Seminar	-	Laborator	1	Proiect	-
I b) Totalul de ore pe semestru din planul de învățământ	42	Curs	28	Seminar	-	Laborator	14	Proiect	-

II Distribuția fondului de timp pe semestru:	ore
II a) Studiul după manual, suport de curs, bibliografie și notițe	10
II b) Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren	10
II c) Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri	10
II d) Tutoriat	-
III Examinări	3
IV Alte activități: pregătire teste și examene	-

Total ore studiu individual II (a+b+c+d)	30
Total ore pe semestru (I+II+III+IV)	75
Numărul de credite	3

4. Precondiții (acolo unde este cazul)

Curriculum	Electronică I
Competențe	

5. Condiții (acolo unde este cazul)

Desfășurarea cursului	PC, videoproiector, curs editat, note de curs în format PPT
Desfășurare aplicații	Laborator PC, videoproiector, standuri laborator pentru proiectarea și configurarea circuitelor integrate digitale, software simulare, rețea de calculatoare cu 6 posturi, îndrumar de laborator, materiale de laborator on-line

6. Competențe specifice acumulate

Competențe profesionale	CP2. Explicarea și interpretarea conceptelor generale și specifice din domeniul energiei și tehnologiilor Informatice. CP3. Rezolvarea problemelor de dimensionare, funcționare și mentenanță aferente echipamentelor și instalațiilor energetice.
Competențe transversale	

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	Capacitatea de a interpreta, a proiecta, a executa și a măsura circuite electronice de complexitate mică/medie. Capacitatea de a proiecta circuite electronice de complexitate mică/medie și de a implementa utilizând tehnici CAD. Dezvoltare de competențe privind proiectarea și utilizarea circuitelor integrate digitale.
-----------------------------------	--

8. Conținuturi

Curs	Nr. ore	Metode de predare	Observații
1. Introducere în lumea digitală. Aritmetica în baza 2	2	Expunere, conversație euristică, exemplificare, problematizare, exercițiu didactic, studiu de caz	Se utilizează note de curs sub formă de prezentări PowerPoint
2. Noțiuni de algebră logică, funcții logice și operații logice. Coduri binare	2		
3. Porți logice fundamentale. Circuite logice combinaționale. Reprezentarea circuitelor folosind circuite integrate SSI	2		
4. Metode de minimizare a funcțiilor logice	2		
5. Analiza și sinteza circuitelor combinaționale. Circuite integrate SSI	2		
6. Prezentarea unor circuite logice combinaționale – multiplexoare, decodificatoare. Sinteza circuitelor combinaționale folosind multiplexor și decodificator – circuite integrate MSI	2		
7. Prezentarea unor circuite logice combinaționale – sumatorul, comparatorul, unitate aritmetico-logică	2		
8. Circuite logice secvențiale. Automate finite. Metode de descriere	2		
9. Circuite basculante bistabile	2		
10. Sinteza circuitelor logice secvențiale asincrone și sincrone	2		
11. Circuite de numărare. Aplicații cu numărătoare	2		
12. Registre de deplasare. Implementarea generatoarelor de secvență	2		
13. Tehnologii VLSI	2		
14. Modelarea și simularea circuitelor digitale folosind limbaje HDL	2		

Bibliografie

1. Wen-Long Chin, *Principles of Verilog Digital Design*, Ed. CRC Press, ISBN: 9781003187196 (ebk), 2022.
2. Vaibbhav Taraate, *Digital Design Techniques and Exercises: A Practice Book for Digital Logic Design*, Ed. Springer, ISBN : 9789811659546, 2021.
3. D. Nicula, *Electronică Digitală - Carte de învățătură în regim de urgență*, Ed. Universitatea Transilvania, ISBN 978-606-19-1260-5, Brasov, 2020.
4. Cristian Pirvu, *Note de aplicatie in electronica digitala*, Editura Multicart Com.S.R.L., ISBN 978-973-650-221-7, 2019.
5. M. Rafiqzaman, Steven A. McNinch, *Digital Logic: With an Introduction to Verilog and FPGA-Based Design*, Ed. Wiley, ISBN : 9781119621638, 2019.
6. Brock J. LaMeres, *Introduction to Logic Circuits & Logic Design with Verilog*, second edition, Ed. Springer, ISBN: 9783030136055 (eBook), 2019.
7. C. Cazan-Gheorghiu, *Electronică și robotica. Primii pași*, Editura Libris Editorial, ISBN: 978-606-8953-89-2, 2018.
8. M. Morris Mano, *Digital Logic and Computer Design*, Ed. Pearson India, ISBN: 9332586047, 2017.
9. Iuliana Chiuchisan, A.D. Potorac, *Proiectarea Circuitelor Logice*, Ed. Universitatii din Suceava, 2009.
10. Iuliana Chiuchisan, A.L.Onofrei, *Proiectarea în limbaje de descriere hardware. Aplicații Verilog HDL*, Ed. CERMI, Iasi, 2009.
11. Gh. Toacse, D. Nicula, *Electronica Digitala – Dispozitive. Circuite. Proiectare (vol. I)*, Ed. Tehnica, Bucuresti, 2005.
12. I. Sztojannov, S. Pasca, N. Tomescu, *Electronica Analogică și Digitală (vol. I, II, III)*, Ed. Albastra, Cluj-Napoca, 2004.
13. A.D. Potorac, *Bazele Proiectării Circuitelor Numerice*, Ed. MatrixROM, Bucuresti, 2002.

Bibliografie minimală

1. Wen-Long Chin, *Principles of Verilog Digital Design*, Ed. CRC Press, ISBN: 9781003187196 (ebk), 2022.
2. Vaibbhav Taraate, *Digital Design Techniques and Exercises: A Practice Book for Digital Logic Design*, Ed. Springer, ISBN : 9789811659546, 2021.
3. D. Nicula, *Electronică Digitală - Carte de învățătură în regim de urgență*, Ed. Universitatea Transilvania, ISBN 978-606-19-1260-5, Brasov, 2020.
4. Pirvu Cristian, *Note de aplicatie in electronica digitala*, Editura Multicart Com.S.R.L., ISBN 978-973-650-

221-7, 2019.			
5. M. Morris Mano, <i>Digital Logic and Computer Design</i> , Ed. Pearson India, ISBN: 9332586047, 2017.			
6. I. Chiuchisan, A.D. Potorac, <i>Proiectarea Circuitelor Logice</i> , Ed. Universitatii din Suceava, 2009.			
7. Iuliana Chiuchisan, A.L.Onofrei, <i>Proiectarea în limbaje de descriere hardware. Aplicații Verilog HDL</i> , Ed. CERMI, Iasi, 2009.			
Aplicații (Laborator)	Nr. ore	Metode de predare	Observații
1. Reprezentarea digitală. Sisteme de numerație.	2	Demonstrația și experimentul didactic, exercitiul didactic, aplicații practice, lucrul în echipă	Se utilizează aparatura de laborator – platforme didactice de testare a circuitelor digitale, montaje experimentale, programe de simulare, calculatoare, tablă
2. Algebra booleană. Funcții logice. Operații logice și porți logice	2		
3. Circuite logice combinaționale. Implementarea cu module logice SSI. Minimizarea funcțiilor logice. Minimizarea cu diagrame Karnaugh a funcțiilor logice de 3 variabile	2		
4. Minimizarea cu diagrame Karnaugh a funcțiilor logice cu 4 variabile. Optimizarea circuitelor logice folosind porți derivate	2		
5. Analiza și sinteza circuitelor combinaționale folosind porți logice.	2		
6. Implementarea circuitelor logice combinaționale cu multiplexoare. Aplicații practice pe platforme didactice de testare a circuitelor digitale	2		
7. Implementarea circuitelor logice combinaționale cu decodificatoare. Aplicații practice pe platforme didactice de testare a circuitelor digitale	2		
Bibliografie			
1. Wen-Long Chin, <i>Principles of Verilog Digital Design</i> , Ed. CRC Press, ISBN: 9781003187196 (ebk), 2022.			
2. Vaibbhav Taraate, <i>Digital Design Techniques and Exercises: A Practice Book for Digital Logic Design</i> , Ed. Springer, ISBN : 9789811659546, 2021.			
3. D. Nicula, <i>Electronică Digitală - Carte de învățătură în regim de urgență</i> , Ed. Universitatea Transilvania, ISBN 978-606-19-1260-5, Brasov, 2020.			
4. Cristian Pirvu, <i>Note de aplicatie in electronica digitala</i> , Editura Multicart Com.S.R.L., ISBN 978-973-650-221-7, 2019.			
5. M. Rafiquzzaman, Steven A. McNinch, <i>Digital Logic: With an Introduction to Verilog and FPGA-Based Design</i> , Ed. Wiley, ISBN : 9781119621638, 2019.			
6. Brock J. LaMeres, <i>Introduction to Logic Circuits & Logic Design with Verilog</i> , second edition, Ed. Springer, ISBN: 9783030136055 (eBook), 2019.			
7. C. Cazan-Gheorghiu, <i>Electronică și robotica. Primii pași</i> , Editura Libris Editorial, ISBN: 978-606-8953-89-2, 2018.			
8. M. Morris Mano, <i>Digital Logic and Computer Design</i> , Ed. Pearson India, ISBN: 9332586047, 2017.			
9. Iuliana Chiuchisan, A.D. Potorac, <i>Proiectarea Circuitelor Logice</i> , Ed. Universitatii din Suceava, 2009.			
10. Iuliana Chiuchisan, A.L.Onofrei, <i>Proiectarea în limbaje de descriere hardware. Aplicații Verilog HDL</i> , Ed. CERMI, Iasi, 2009.			
11. Gh. Toacse, D. Nicula, <i>Electronica Digitală – Dispozitive. Circuite. Proiectare (vol. I)</i> , Ed. Tehnica, Bucuresti, 2005.			
12. I. Sztojannov, S. Pasca, N. Tomescu, <i>Electronica Analogică și Digitală (vol. I, II, III)</i> , Ed. Albastra, Cluj-Napoca, 2004.			
13. A.D. Potorac, <i>Bazele Proiectării Circuitelor Numerice</i> , Ed. MatrixROM, Bucuresti, 2002.			
Bibliografie minimală			
1. Wen-Long Chin, <i>Principles of Verilog Digital Design</i> , Ed. CRC Press, ISBN: 9781003187196 (ebk), 2022.			
2. Vaibbhav Taraate, <i>Digital Design Techniques and Exercises: A Practice Book for Digital Logic Design</i> , Ed. Springer, ISBN : 9789811659546, 2021.			
3. D. Nicula, <i>Electronică Digitală - Carte de învățătură în regim de urgență</i> , Ed. Universitatea Transilvania, ISBN 978-606-19-1260-5, Brasov, 2020.			
4. Pirvu Cristian, <i>Note de aplicatie in electronica digitala</i> , Editura Multicart Com.S.R.L., ISBN 978-973-650-221-7, 2019.			
5. M. Morris Mano, <i>Digital Logic and Computer Design</i> , Ed. Pearson India, ISBN: 9332586047, 2017.			
6. I. Chiuchisan, A.D. Potorac, <i>Proiectarea Circuitelor Logice</i> , Ed. Universitatii din Suceava, 2009.			
7. Iuliana Chiuchisan, A.L.Onofrei, <i>Proiectarea în limbaje de descriere hardware. Aplicații Verilog HDL</i> , Ed. CERMI, Iasi, 2009.			

9. **Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului**

Conținutul disciplinei și competențele dezvoltate corespund așteptărilor organizațiilor profesionale și firmelor de profil la care studenții își desfășoară stagiile de practică și/sau ocupă un loc de muncă, precum și organismelor naționale de asigurarea a calității (ARACIS).

Conținutul cursului și al laboratorului este în concordanță cu conținutul disciplinelor similare de la alte universități din țară și străinătate.

Cursul face parte din recomandările din “Curriculum Guidelines for Undergraduate Degree Programs in Computer Science”, The Joint Task Force on Computing Curricula Association for Computing Machinery (ACM) and IEEE Computer Society – curs „Digital Components and Design”, University of California, Berkeley

Curs similar (>85%) cu „Circuite Integrate Digitale”, Universitatea Tehnică Cluj-Napoca, anul II specializarea Electronică și Ingineria Informației.

Curs similar (>70%) cu „Electronică Analogică și Digitală 2”, Universitatea „Politehnică” din Timișoara, anul II specializarea Inginerie Electrică.

Curs similar (>85%) cu „Electronica Digitală”, Universitatea Transilvania din Brașov, anul II specializarea Electronică Aplicată.

10. Evaluare

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Curs	Cunoașterea terminologiei utilizate în electronica digitală. Capacitatea de utilizare adecvată a noțiunilor din domeniul electronicii digitale. Demonstrarea capacității de analiză, sinteza, abstractizare și concretizare a cunoștințelor teoretice din domeniul electronicii digitale. Capacitatea de a aplica în practică cunoștințele teoretice în vederea interpretării rezultatelor și optimizării funcționării circuitelor digitale.	Examen evaluare sumativă (subiecte de evaluare a cunoștințelor - probă scrisă)	50%
Laborator	Demonstrarea capacității de analiză, sinteza, abstractizare și concretizare a cunoștințelor teoretice și practice din domeniul electronicii digitale. Demonstrarea capacității de abstractizare și concretizare a cunoștințelor în construirea unor argumentări, în identificarea unor probleme și a soluțiilor acestora. Demonstrarea capacității de interpretare a rezultatelor obținute în urma proiectării de circuite digitale și de optimizare a funcționării acestor circuite.	Evaluare sumativă (teste de evaluare a cunoștințelor - probă scrisă)	50%

Standard minim de performanță

Curs

Cerințe pentru a obține nota 5:

- Comunicarea unor informații utilizând corect limbajul științific, de specialitate vehiculat în cadrul disciplinei Electronică II;
- Cunoașterea conceptelor de bază proprii disciplinei Electronică II și explicarea interdependențelor dintre ele;
- Cunoașterea conceptelor despre algebra booleană, porți logice și circuite logice combinaționale.
- Capacitatea de proiectare (sinteză) a unui circuit logic combinațional cu 3/4 variabile de intrare.

Cerințe pentru a obține nota 10:

- Capacitatea de configurare a circuitelor de multiplexare și decodificare pentru implementarea unei funcții logice.
- Capacitatea de a interpreta rezultatele proiectării circuitelor și de a optimiza funcționarea circuitelor digitale.
- Cunoașterea conceptelor despre circuite logice secvențiale, automate finite, numărătoare și registre.
- Capacitatea de proiectare a unui circuit logic secvențial folosind numărătoare sau registre de deplasare.

Laborator

Cerințe pentru a obține nota 5:

- Cunoașterea conceptelor despre algebra booleană, porți logice și circuite logice combinaționale.
- Capacitatea de proiectare (sinteză) a unui circuit logic combinațional cu 3/4 variabile de intrare: tabel de adevăr, minimizare cu diagrame Veitch-Karnaugh, ecuații de funcționare, schema cu porți logice, optimizarea schemelor logice cu porți derivate.

Cerințe pentru a obține nota 10:

- Capacitatea de configurare a circuitelor de multiplexare și decodificare pentru implementarea unei funcții logice.
- Capacitatea de a interpreta rezultatele proiectării circuitelor și de a optimiza funcționarea circuitelor digitale.

Data completării	Semnătura titularului de curs	Semnătura titularului de aplicație
23.09.2022		

Data avizării în departament	Semnătura directorului de departament
25.09.2022	

Data aprobării în Consiliul academic	Semnătura decanului
30.09.2022	