

FIŞA DISCIPLINEI

(licență)

1. Date despre program

| | |
|-----------------------------------|--|
| Instituția de învățământ superior | Universitatea "Ștefan cel Mare" din Suceava |
| Facultatea | Inginerie Electrică și Știința Calculatoarelor |
| Departamentul | Departamentul de Calculatoare, Electronică și Automatică |
| Domeniul de studii | Ingineria Sistemelor |
| Ciclul de studii | Licență |
| Programul de studii | Automatică și Informatică Aplicată |

2. Date despre disciplină

| Denumirea disciplinei | | LIMBAJE DE ASAMBLARE | | | | | |
|--|--|-------------------------------------|---|-------------------|---|--|----|
| Titularul activităților de curs | | Conf. dr. ing. Cristian Andy TANASE | | | | | |
| Titularul activităților de seminar (lab) | | As. univ. dr. ing. Anda TCACIU | | | | | |
| Anul de studiu | II | Semestrul | 4 | Tipul de evaluare | C | | |
| Regimul disciplinei | Categoria formativă a disciplinei DF - fundamentală, DD - în domeniu, DS - de specialitate, DC - complementară | | | | | | DS |
| | Categoria de opționalitate a disciplinei: DO - obligatorie (impusă), DA - opțională (la alegere), DL - facultativă (liber aleasă) | | | | | | DA |

3. Timpul total estimat (ore alocate activităților didactice)

| | | | | | | | | |
|--|----|------|----|---------|------------------------------|----|---------|--|
| I a) Număr de ore pe săptămână | 4 | Curs | 2 | Seminar | Laborator / lucrări practice | 2 | Proiect | |
| I b) Totalul de ore pe semestru din planul de învățământ | 56 | Curs | 28 | Seminar | Laborator / lucrări practice | 28 | Proiect | |

| | |
|--|-----|
| II Distribuția fondului de timp pe semestru: | ore |
| II a) Studiu după manual, suport de curs, bibliografie și notițe | 21 |
| II b) Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren | 10 |
| II c) Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri | 10 |
| II d) Tutoriat | |
| III Examinări | 3 |
| IV Alte activități: | |

| | |
|--|-----|
| Total ore studiu individual II (a+b+c+d) | 41 |
| Total ore pe semestru (I+II+III+IV) | 100 |
| Numărul de credite | 4 |

4. Precondiții (acolo unde este cazul)

| | |
|------------|---|
| Curriculum | • Programarea calculatoarelor și limbajelor de programare |
| Competențe | • Trebuie să aibă cunoștințe minime de arhitectura calculatoarelor și programare în C |

5. Condiții (acolo unde este cazul)

| | |
|------------------------|--|
| Desfășurare a cursului | • PC, videoproiector |
| Desfășurare aplicații | • Seminar |
| | • Laborator/lucrări practice |
| | • laborator dotat cu minim 12 calculatoare PC cu sistem de operare Windows și TASM GuiTurboAssembler instalat. |
| | • |

6. Competențe specifice acumulate

| | |
|-------------------------|--|
| Competențe profesionale | CP2. Operarea cu concepte fundamentale din știința calculatoarelor, tehnologia informației și comunicatiilor CP5. Dezvoltarea de aplicații și implementarea algoritmilor și structurilor de conducere automata, |
|-------------------------|--|

| | |
|-------------------------|---|
| | utilizând principii de management de proiect, medii de programare și tehnologii bazate pe microcontrolere, procesoare de semnal, automate programabile, sisteme încorporate |
| Competențe transversale | |

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

| | |
|-----------------------------------|---|
| Obiectivul general al disciplinei | <ul style="list-style-type: none"> • Dezvoltarea de aplicații utilizând limbajul de asamblare. • Manifestarea interesului față de programarea în limbaj de asamblare. |
| | |

8. Conținuturi

| Curs | Nr. ore | Metode de predare | Observații |
|---|---------|---|------------|
| 1. Introducere. 1.1 Arhitectura procesorului I8086. 1.2 Unitatea de execuție. 1.3 Unitatea de interfata cu magistrala. 1.4 Registre de uz general. 1.5 Moduri de adresare. | 2h | expunerea, prelegerea-dezbateră, demonstrația | |
| 2. Setul de instructiuni 8086. 2.1 Instructiuni de transfer. 2.2 Instructiuni aritmetice și logice. 2.3 Instructiuni pentru operații cu siruri de caractere/cuvinte. 2.4 Instructiuni de apel de procedură și de salt. 2.5 Instructiuni pentru controlul procesorului. 2.6 Dezvoltarea programelor în limbaj de asamblare. | 4h | expunerea, prelegerea-dezbateră, demonstrația | |
| 3. Structura programelor. Definirea și initializarea datelor. Operatori. 3.1 Segmentare. Directive pentru definirea segmentelor. 3.2 Directive pentru legarea modulelor. 3.3 Definirea și initializarea datelor. 3.4 Definirea etichetelor. 3.5 Definirea structurilor. 3.6 Operatori în limbajul de asamblare. 3.7 Directive de asamblare condiționată. | 2h | expunerea, prelegerea-dezbateră, demonstrația | |
| 4. Macroinstructiuni. 4.1 Scopul macroinstructiunilor. Definire și expandare. 4.2 Macroinstructiuni cu parametri. 4.3 Macroinstructiuni repetitive. 4.4 Invocarea recursivă. 4.5 Tehnici avansate de utilizare a macroinstructiunilor. | 2h | expunerea, prelegerea-dezbateră, demonstrația | |
| 5. Tehnici de programare în limbaj de asamblare. 5.1 Decizia simplă și decizia compusă. 5.2 Cicluri cu test la partea superioară și inferioară. 5.3 Selectia. Tabele de salt sau de apel de proceduri. 5.4 Transferul parametrilor către proceduri. 5.5 Întoarcerea datelor da către proceduri. 5.6 Proceduri cu zone de date proprii. ...5.7 Proceduri recursive. ...5.8 Proceduri cu număr variabil de parametri. ...5.9 Tehnici avansate de programare. | 6h | expunerea, prelegerea-dezbateră, demonstrația | |
| 6. Programarea în limbaj de asamblare ARM. 6.1 Manipularea datelor. 6.2 Încarcarea constantelor în registri. 6.3 Încarcarea unei date de memorie într-un registru. 6.4 Memorarea datelor din regiștri în memorie. 6.5 Conversia unei instrucțiuni simple C în limbaj de asamblare ARM. 6.6 Calcularea adreselor de memorie. 6.7 Exemple pentru adresarea memoriei. 6.8 Instrucțiuni pentru lucrul cu stiva. 6.9 Instrucțiuni de procesare a datelor. | 6h | expunerea, prelegerea-dezbateră, demonstrația | |

| | | | |
|---|----|---|--|
| 7. Structurile de control in asamblarea ARM. 7.1 Seceventierea instructiunilor. 7.2 Implementarea deciziilor. 7.3 Implementarea buclelor. 7.4 Implementarea functiilor. | 6h | expunerea, prelegerea-dezbatera, demonstratia | |
|---|----|---|--|

Bibliografie

1. Practica dezvoltarii software in limbaje de asamblare – Ion Ivan, Paul Pocatilu, Doru Cazan Editura Economica, 2002
- 2.Totul despre Z80 – M. PATRUBANY – Editura Tehnica, 1989
3. Bazele Microprocesoarelor – Liviu Kreindler – Matrix Rom Bucuresti, 1997
4. Familia de Microcontrolere MCS51 - Vasile Gaitan, 1997
5. Athanasiu I, Panoiu Al - Micropresesoarele 8086,286,386 Ed. TEORA 1992
6. Procesoare Intel, Programare în Limbaj de asamblare, ediția II a, - Vasile Lungu, 2004
7. Programare in limbaj de asamblare, - Gheorghe Musca. Editura Teora. 1998
8. Fundamentals of Embedded Software with the ARM Cortex-M3, Second Edition, Daniel W. Lewis, 2013

Bibliografie minimală

1. Practica dezvoltarii software in limbaje de asamblare – Ion Ivan, Paul Pocatilu, Doru Cazan Editura Economica, 2002
2. Programare in limbaj de asamblare, - Gheorghe Musca. Editura Teora. 1998
3. Fundamentals of Embedded Software with the ARM Cortex-M3, Second Edition, Daniel W. Lewis, 2013

| • Aplicații (Laborator) | Nr. ore | Metode de predare | Observații |
|---|---------|-----------------------------------|------------|
| 1. Norme de protecția muncii. Noțiuni introductive ale Programării în Limbaj de Asamblare | 2h | lucrări practice, experimental | |
| 2. Reprezentarea datelor. Setul de instrucțiuni 8086. Aritmetica pe 16 biți | 2h | | |
| 3. Aritmetica pe 32 biți. Conversii de lungime a datelor. Instrucțiuni condiționale | 2h | | |
| 4. Tablouri. Operații pe biți | 2h | | |
| 5. Stiva. Subroutine. Macroinstructiuni | 2h | | |
| 6. Moduri de transmitere a parametrilor | 2h | | |
| 7. Prelucrarea sirurilor de parametri | 2h | | |
| 8. Structuri. Întreruperi. Evaluarea cunoștințelor | 2h | | |
| 9. Setul de instrucțiuni ARM. | 2h | | |
| 10. Aritmetica pe 16 si 32 de biți | 2h | | |
| 11. Instrucțiuni condiționale ARM | 2h | | |
| 12. Instrucțiuni repetitive ARM | 2h | | |
| 13. Translatare cod C in cod ARM | 2h | | |
| 14. Evaluarea cunoștințelor. Recuperări | 2h | | |
| | 2h | | |
| | | | |

Bibliografie

1. Practica dezvoltarii software in limbaje de asamblare – Ion Ivan, Paul Pocatilu, Doru Cazan Editura Economica, 2002
- 2.Totul despre Z80 – M. PATRUBANY – Editura Tehnica, 1989
3. Bazele Microprocesoarelor – Liviu Kreindler – Matrix Rom Bucuresti, 1997
4. Familia de Microcontrolere MCS51 - Vasile Gaitan, 1997
5. Athanasiu I, Panoiu Al - Micropresesoarele 8086,286,386 Ed. TEORA 1992
6. Procesoare Intel, Programare în Limbaj de asamblare, ediția II a, - Vasile Lungu, 2004
7. Programare in limbaj de asamblare, - Gheorghe Musca. Editura Teora. 1998
8. Fundamentals of Embedded Software with the ARM Cortex-M3, Second Edition, Daniel W. Lewis, 2013
9. Modern Arm Assembly Language Programming, Covers Armv8-A 32-bit, 64-bit and SIMD, Daniel Kusswurm, 2020

Bibliografie minimală

1. Practica dezvoltarii software in limbaje de asamblare – Ion Ivan, Paul Pocatilu, Doru Cazan Editura Economica, 2002
2. Programare in limbaj de asamblare, - Gheorghe Musca. Editura Teora. 1998
3. Fundamentals of Embedded Software with the ARM Cortex-M3, Second Edition, Daniel W. Lewis, 2013
4. Modern Arm Assembly Language Programming, Covers Armv8-A 32-bit, 64-bit and SIMD, Daniel Kusswurm, 2020

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

- Conținutul cursului, al laboratorului și proiectului este în concordanță cu conținutul disciplinelor similare de la programele de studiu Calculatoare de la alte universități din țară și străinătate în proporție de aproximativ 70%.

<http://courses.engr.illinois.edu/ece390/books/artofasm/artofasm.html>

http://facstaff.uww.edu/nguyenh/uww_courses/compsci271/271syllabus.html

| |
|---|
| http://www.zota.ase.ro/bti/IntroASM.pdf |
| http://www.science.upm.ro/~traian/web_curs/Asm/start.html# |
| http://ac.upg-ploiesti.ro/plan_inv/auto/la_f.pdf |

10. Evaluare

| Tip activitate | Criterii de evaluare | Metode de evaluare | Pondere din nota finală |
|----------------------------|--|---|-------------------------|
| Curs | Nota acordată pentru participarea activă în timpul cursurilor. | Evaluare continuă | 10 % |
| | Nota acordată la examinarea finală. | Evaluare prin probă finală de tip test practic (oral) și scris (Moodle) din problemele furnizate la curs. | 40% |
| Seminar | | | |
| Laborator/lucrări practice | Media notelor acordate la lucrările practice | evaluare continuă (prin metode orale și probe practice/teste) | 30% |
| | Evaluarea temelor de acasă | evaluare sumativă (prin prezentarea orală publică, utilizând slide-uri, a rezolvării temei de casă). | 20% |

10.1. Standard minim de performanță evaluare la curs

- Standardul minim de performanță evaluare la curs constă în realizarea în mod corect a temelor date la curs pe parcursul semestrului și de răspunderea corecta la minim patru întrebări din testul grila Moodle.

10.2. Standard minim de performanță evaluare la activitatea aplicativă

- cunoașterea arhitecturii I8086
- cunoașterea reprezentării informației
- cunoașterea modurilor de adresare
- cunoașterea indicatorilor de condiție
- cunoașterea aritmeticilor binare și zecimale

| Data completării | Semnătura titularului de curs | Semnătura titularului de aplicație |
|------------------|-------------------------------|------------------------------------|
| 18.09.2023 | | |

| Data avizării | Semnătura directorului de program |
|---------------|-----------------------------------|
| 20.09.2023 | |

| Data avizării în departament | Semnătura directorului de departament |
|------------------------------|---------------------------------------|
| 22.09.2023 | |

| Data aprobării în consiliul facultății | Semnătura decanului |
|--|---------------------|
| 22.09.2023 | |