

FIȘA DISCIPLINEI

(licență)

1. Date despre program

Instituția de învățământ superior	Universitatea „Ștefan cel Mare” din Suceava
Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Departamentul de Calculatoare, Electronică și Automatică
Domeniul de studii	Inginerie electronică, telecomunicații și tehnologii informaționale
Ciclul de studii	Licență
Programul de studii	Rețele și software de telecomunicații

2. Date despre disciplină

Denumirea disciplinei	PRELUCRAREA DIGITALĂ A SEMNALELOR				
Titularul activităților de curs	Prof. dr. ing. FILOTE Constantin				
Titularul activităților aplicative	Conf. dr. ing. Alexandra Ligia BALAN				
Anul de studiu	IV	Semestrul	8	Tipul de evaluare	C
Regimul disciplinei	Categorია formativă a disciplinei DF - fundamentală, DD - în domeniu, DS - de specialitate, DC – complementară				DD
	Categorია de opționalitate a disciplinei: DI - impusă, DO - opțională, DF - facultativă				DI

3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	5	Curs	2	Seminar	-	Laborator/lucrări practice	2	Proiect	-
I b) Totalul de ore pe semestru din planul de învățământ	56	Curs	28	Seminar	-	Laborator/lucrări practice	28	Proiect	-

II Distribuția fondului de timp pe semestru:		ore
II a) Studiul după manual, suport de curs, bibliografie și notițe		31
II b) Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren		28
II c) Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri		7
II d) Tutoriat		
III Examinări		3
IV Alte activități (precizați):		

Total ore studiu individual II (a+b+c+d)	66
Total ore pe semestru (Ib+II+III+IV)	125
Numărul de credite	5

4. Precondiții (acolo unde este cazul)

Curriculum	<ul style="list-style-type: none"> • Circuite integrate digitale, Microcontrolere
Competențe	<ul style="list-style-type: none"> • C1. Utilizarea elementelor fundamentale referitoare la dispozitivele, circuitele, sistemele, instrumentația și tehnologia electronică • C3. Aplicarea cunoștințelor, conceptelor și metodelor de bază privitoare la arhitectura sistemelor de calcul, microprocesoare, microcontrolere, limbaje și tehnici de programare • C6. Rezolvarea problemelor tehnologice din domeniile electronicii aplicate

5. Condiții (acolo unde este cazul)

Desfășurare a cursului	<ul style="list-style-type: none"> • videoproiector; • laptop, materiale pentru prezentare în format HTML 				
Desfășurare aplicații	<table border="1" style="width: 100%;"> <tr> <td style="width: 20%;">Seminar</td> <td></td> </tr> <tr> <td>Laborator/lucrări</td> <td> <ul style="list-style-type: none"> • Laborator dotat cu 12 PC, programe software (MATLAB, Simulink), </td> </tr> </table>	Seminar		Laborator/lucrări	<ul style="list-style-type: none"> • Laborator dotat cu 12 PC, programe software (MATLAB, Simulink),
Seminar					
Laborator/lucrări	<ul style="list-style-type: none"> • Laborator dotat cu 12 PC, programe software (MATLAB, Simulink), 				

	practice	instrumente, aparate de măsură, echipamente de măsură, standuri și machete de laborator (a se vedea fișa laboratorului didactic), ghid de lucrări practice în format printat
	Proiect	

6. Competențe specifice acumulate

Competențe profesionale	C2. Aplicarea metodelor de bază pentru achiziția și prelucrarea semnalelor. C4. Elaborarea specificațiilor tehnice, achiziția, instalarea și exploatarea echipamentelor de comunicații, fixe și mobile, precum și planificarea, configurarea și integrarea serviciilor de telecomunicații și elemente de securitatea informației.
Competențe transversale	

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	Cunoașterea procesoarelor de semnal și a principalelor tehnici de prelucrare a semnalelor continue și discrete.
-----------------------------------	---

8. Conținuturi

Curs	Nr. ore	Metode de predare	Observații
1. Introducere 1.1 Scurt istoric cu privire la apariția procesoarelor de semnal 1.2 Justificarea studiului prin enumerarea domeniilor de aplicații 1.3 Studiu comparativ al generațiilor de procesoare existente 1.3.1 Familia Texas Instruments 1.3.2 Procesoare Analog Device 1.3.3 Procesoare Motorola, NEC	2	expunere orală, conversație, exemple demonstrative	
2. Arhitecturi și tehnici utilizate pentru DSP 2.1 Arhitectura Harvard 2.1 Arhitectura Harvard modificată (Texas Instruments) 2.2 Tehnica pipe-line 2.3 Multiplicator / acumulator hardware dedicat (MAC) 2.4 Seturi de instrucțiuni specifice și moduri de adresare	2	expunere orală, conversație, exemple demonstrative, exemplificare, sinteză cunoștințelor	
3. Transformări discrete 3.1 Serii Fourier 3.2 Transformata Fourier 3.3 DFT și inversa sa 3.4 Proprietățile DFT 3.5 Transformata Fourier rapidă inversă 3.6 Implementarea FFT 3.7 Comparatie între algoritmi DIT și DIF 3.8 Transformata cosin discretă 3.9 Transformata Walsh 3.10 Transformata Hadamard	2	expunere orală, conversație, exemple demonstrative, descoperire dirijată, studiu de caz, exemplificare, sinteză cunoștințelor	
4. Transformata Z și aplicațiile sale în procesarea semnalelor 4.1 Semnale și sisteme discrete în timp 4.2 Transformata Z directă și inversă 4.3 Proprietățile transformatei Z 4.4 Aplicații ale transformatei Z în procesarea semnalelor 4.5 Sisteme discrete în timp descrise de poli-zero-uri 4.6 Estimarea răspunsului în frecvență 4.7 Aplicații în proiectarea filtrelor 4.8 Realizarea structurii pentru filtre digitale	3	expunere orală, conversație, exemple demonstrative, descoperire dirijată, studiu de caz, exemplificare, sinteză cunoștințelor	
5. Corelație și convoluție 5.1 Descriere corelație 5.2 Descrierea convoluție 5.3 Implementarea corelației și convoluției 5.4 Exemple de aplicații	2	expunere orală, conversație, exemple demonstrative, descoperire dirijată, studiu de caz, exemplificare, sinteză cunoștințelor	
6. Proiectarea filtrelor digitale 6.1 Tipuri de filtre FIR și IIR	3	expunere orală, conversație, exemple demonstrative,	

<p>6.2 Criterii de alegere a unui filtru FIR sau IIR</p> <p>6.3 Proiectarea filtrelor digitale FIR</p> <p>6.3.1 Etapele proiectării unui filtru</p> <p>6.3.2 Tehnici de implementare FIR</p> <p>6.3.3 Realizarea structurilor pentru filtre FIR</p> <p>6.3.4 Exemple de proiectare a filtrelor digitale FIR</p> <p>6.4 Proiectarea filtrelor digitale IIR</p> <p>6.4.1 Specificarea performanțelor</p> <p>6.4.2 Calculul coeficienților filtrului IIR</p> <p>6.4.3 Realizarea structurii pentru filtre IIR</p> <p>6.4.4 Exemplu de proiectare pentru filtre digitale IIR</p> <p>6.5 Exemple de utilizare a filtrelor digitale</p> <p>6.5.1 Recunoașterea și sinteza vorbirii</p> <p>6.5.2 Sisteme de control digital pentru compact disc</p> <p>6.5.3 Oscilatoare digitale de frecvență</p> <p>6.5.4 Telecomunicații</p>		<p>descoperire dirijată, studiu de caz, exemplificare, sinteză cunoștințelor</p>	
<p>7. Proiectarea și implementarea algoritmilor de control digital</p> <p>7.1 Algoritm de control digital PID</p> <p>7.1.1. Proiectarea controlerului</p> <p>7.1.2 Implementarea unui controler PID pe DSP</p> <p>7.2 Algoritm de control digital cu zonă moartă “deadbeat”</p> <p>7.2.1 Proiectarea controlerului</p> <p>7.2.2 Considerații de implementare</p> <p>7.3 Modelarea cu vectori de stare</p> <p>7.3.1 Proiectarea controlerului cu vectori de stare</p> <p>7.3.2 Considerații de implementare</p> <p>7.4 Modele de observatoare ale mărimilor dintr-un proces</p> <p>7.4.1 Tipuri de observare</p> <p>7.4.2 Observatoare adaptive și robust adaptive</p> <p>7.4.3 Proiectarea unui observator de flux rotorice de tip Gopinath</p> <p>7.4.4 Considerații de implementare</p> <p>7.5 Modele de estimatoare</p> <p>7.5.1 Estimatorul Schauder de tip MRAS</p> <p>7.5.2 Estimarea vitezei rotorice a unui motor asincron din mărimile electrice</p> <p>7.5.3 Considerații de implementare pe DSP</p> <p>7.6 Modele de control optimal</p> <p>7.6.1 Regulator quadratic liniar</p> <p>7.6.2 Filtre Kalman folosite în estimarea și identificarea parametrilor</p> <p>7.6.3 Considerații de implementare</p>	<p>6</p>	<p>expunere orală, conversație, exemple demonstrative, descoperire dirijată, studiu de caz, exemplificare, sinteză cunoștințelor</p>	
<p>8. Strategii unitare de simulare și implementare a algoritmilor de control</p> <p>8.1 Considerații generale</p> <p>8.2 Resurse software</p> <p>8.3 Studiul mediilor hardware DSP și transputere</p> <p>8.4 Elementele principale ale unui mediu de dezvoltare complet</p> <p>8.5 Structura mediilor de implementare pe baza algoritmilor în C</p> <p>8.6 Implementarea algoritmilor de control descriși cu module grafice din mediul Simulink sub Matlab</p> <p>8.6.1 Structura mediului de implementare a algoritmilor de control pe baza modelor simulate în Simulink</p> <p>8.6.2 Etapele procesului de implementare pe produse dSPACE</p> <p>8.6.3 Structura blocului de translație Real-Time Workshop</p> <p>8.6.3 Structura interfeței de timp real (RTI) a firmei dSPACE</p> <p>8.7 Modul de lucru în virgulă fixă pe sisteme dSPACE</p> <p>8.7.1 Interfața software</p> <p>8.7.2 Structura blocului IMPEX</p> <p>8.7.3 Macro generatorul de funcții neliniare</p> <p>8.7.4 Compilatorul DSPL</p>	<p>8</p>	<p>expunere orală, conversație, exemple demonstrative, descoperire dirijată, studiu de caz, exemplificare, sinteză cunoștințelor</p>	

8.8 Module software pentru monitorizarea și achiziția în timp real a datelor			
8.8.1 Modulul TRACE de achiziție în timp real			
8.8.2 Monitorul în timp real COCKPIT			

Bibliografie

- [1] E.C. Ifeachor, B.W. Jervis, *Digital Signal Processing. A Practical Approach*, Addison Wesley, ISBN 0 201 54413X, 1993.
- [2] P.A. Lynn, W. Fuerst, *Introductory. Digital Signal Processing with Computer Applications*, John Wiley&Sons, ISBN 0 471 94374 6, 1994.
- [3] A. Mateescu, S. Ciochină, N. Dumitriu, A. Șerbănescu, L. Stanciu, *Prelucrarea numerică a semnalelor*, Editura Tehnică, Seria Comunicații, ISBN 973-31-1045-0, 1997.
- [4] R. Arsinte, T. Miclea, E. Lupu, *Procesoare digitale de semnale. Generația TMS 320C2X. Prezentare și aplicații*, Editura Promedia Plus, Seria Prelucrări numerice de semnal, ISBN 973-97377-0-6, 1995.
- [5] * * * Texas Instruments, *Digital Signal Processing. Applications with the TMS320 Family. Theory, Algorithms and Implementations*, ISBN 2-86886-009-5, 1986.
- [6] * * * Texas Instruments, *Digital Control Applications with the TMS320 Family. Selected Applications Notes*, 1991

Bibliografie minimală

- [1] E.C. Ifeachor, B.W. Jervis, *Digital Signal Processing. A Practical Approach*, Addison Wesley, ISBN 0 201 54413X, 1993.
- [2] P.A. Lynn, W. Fuerst, *Introductory. Digital Signal Processing with Computer Applications*, John Wiley&Sons, ISBN 0 471 94374 6, 1994.
- [3] A. Mateescu, S. Ciochină, N. Dumitriu, A. Șerbănescu, L. Stanciu, *Prelucrarea numerică a semnalelor*, Editura Tehnică, Seria Comunicații, ISBN 973-31-1045-0, 1997.
- [4] R. Arsinte, T. Miclea, E. Lupu, *Procesoare digitale de semnale. Generația TMS 320C2X. Prezentare și aplicații*, Editura Promedia Plus, Seria Prelucrări numerice de semnal, ISBN 973-97377-0-6, 1995.
- [5] C-tin Filote, *Prelucrarea numerică a semnalelor, note de curs*, 2021

Aplicații (Laborator/lucrări practice)	Nr. ore	Metode de predare	Observații
1. Introducere în MATLAB.	2	expunere considerații teoretice și practice, clarificare conceptuală, activități pe grupe de lucru, aplicații practice, aplicații demonstrative, modelare matematică, răspunsuri întrebări, prelucrare date experimentale, sinteza cunoștințelor, concluzii, mini-proiecte	
2. Semnale în timp continuu-semnale în timp discrete	2		
3. Corelație și convoluție	2		
4. Analiza semnalelor în domeniul frecvență	2		
5. Eșantionarea semnalelor	2		
6. Noțiuni despre SIMULINK	2		
7. Transformata Fourier rapidă (FFT)	2		
8. Filtre digitale. Filtre cu răspuns finit la impuls (FIR)	2		
9. Proiectarea filtrelor fir cu fază liniară. metoda ferestrelor. Implementarea în MATLAB a filtrelor FIR	2		
10. Proiectarea filtrelor FIR cu fază liniară. metoda eșantionării în frecvență. metoda optimală. Implementarea în MATLAB a filtrelor FIR	2		
11. Filtre digitale. Filtre cu răspuns infinit la impuls (IIR)	2		
12. Prezentarea pachetului de proiectare de filtre sptool (MATLAB)	2		
13. Prezentarea pachetului de proiectare de filtre National Instruments (DFD- digital filter design). Prezentarea pachetului de proiectare de filtre Momentum Data Systems	2		
14. Evaluarea activității pe parcurs și recuperare lucrări de laborator	2		

Bibliografie

- [1] E.C. Ifeachor, B.W. Jervis, *Digital Signal Processing. A Practical Approach*, Addison Wesley, ISBN 0 201 54413X, 1993.
- [2] P.A. Lynn, W. Fuerst, *Introductory. Digital Signal Processing with Computer Applications*, John Wiley&Sons, ISBN 0 471 94374 6, 1994.
- [3] A. Mateescu, S. Ciochină, N. Dumitriu, A. Șerbănescu, L. Stanciu, *Prelucrarea numerică a semnalelor*, Editura Tehnică, Seria Comunicații, ISBN 973-31-1045-0, 1997.
- [4] R. Arsinte, T. Miclea, E. Lupu, *Procesoare digitale de semnale. Generația TMS 320C2X. Prezentare și aplicații*, Editura Promedia Plus, Seria Prelucrări numerice de semnal, ISBN 973-97377-0-6, 1995.

[5] * * * Texas Instruments, Digital Signal Processing. Applications with the TMS320 Family. Theory, Algorithms and Implementations, ISBN 2-86886-009-5, 1986.

[6] * * * Texas Instruments, Digital Control Applications with the TMS320 Family. Selected Applications Notes, 1991

Bibliografie minimală

[1] E.C. Ifeachor, B.W. Jervis, *Digital Signal Processing. A Practical Approach*, Addison Wesley, ISBN 0 201 54413X, 1993.

[2] P.A. Lynn, W. Fuerst, *Introductory. Digital Signal Processing with Computer Applications*, John Wiley&Sons, ISBN 0 471 94374 6, 1994.

[3] A. Mateescu, S. Ciochină, N. Dumitriu, A. Șerbănescu, L. Stanciu, *Prelucrarea numerică a semnalelor*, Editura Tehnică, Seria Comunicații, ISBN 973-31-1045-0, 1997.

[4] R. Arsinte, T. Miclea, E. Lupu, *Procesoare digitale de semnale. Generația TMS 320C2X. Prezentare și aplicații*, Editura Promedia Plus, Seria Prelucrări numerice de semnal, ISBN 973-97377-0-6, 1995.

[5] C-tin Filote, *Prelucrarea numerică a semnalelor*, note de curs, 2021

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatori reprezentativi din domeniul aferent programului

- **Conținutul cursului și al laboratorului este în concordanță cu conținutul disciplinelor similare de la programele de studiu Electronică Aplicată de la alte universități din țară și străinătate:**

- Universitatea Tehnică Gheorghe Asachi din Iași;
- Universitatea Politehnică București;
- Universitatea Tehnică din Cluj-Napoca;
- University of Minnesota, USA;
- Technische Universität Darmstadt, Germany.

10. Evaluare

10.1. Standard minim de performanță evaluare la curs

10.2. Standard minim de performanță evaluare la activitatea aplicativă

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Curs	Nota acordată pentru participarea activă în timpul cursurilor	Evaluare continuă	20
	Nota acordată la examinarea finală	Evaluare prin probă finală scrisă și orală	30
Laborator	Media notelor acordate la lucrări practice	Evaluare continuă (prin metode orale și probe practice)	10
	Note acordate la testele de la laborator	Evaluare sumativă	40

10.1. Standard minim de performanță evaluare la curs

- la componenta Aplicații, de la examenul oral trebuie identificate corect blocurile componente din schemele de control cu DSP (3 pct.);
- prezența la curs/sau compensare prin mini-proiecte (2 pct)

10.2. Standard minim de performanță evaluare la activitatea aplicativă

- Nota pe parcurs peste 5 (media notelor la teste și mini-proiect minim 9)

Data completării	Semnătura titularului de curs	Semnătura titularului de aplicație
19.09.2024		

Data avizării	Semnătura responsabilului de program
20.09.2024	

Data avizării în departament	Semnătura directorului de departament
23.09.2024	

Data aprobării în consiliul facultății	Semnătura decanului
27.09.2024	