

FIȘA DISCIPLINEI

(licență)

1. Date despre program

Instituția de învățământ superior	Universitatea „Ștefan cel Mare” din Suceava
Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Departamentul de Calculatoare, Electronică și Automatică
Domeniul de studii	Inginerie electronică, telecomunicații și tehnologii informaționale
Ciclul de studii	Licență
Programul de studii	Rețele și software de telecomunicații / Electronică aplicată

2. Date despre disciplină

Denumirea disciplinei	CIRCUITE INTEGRATE ANALOGICE				
Titularul activităților de curs	prof. dr. ing. Valentin Popa				
Titularul activităților aplicative	conf. dr. ing. Alexandra Balan				
Anul de studiu	II	Semestrul	4	Tipul de evaluare	E
Regimul disciplinei	Categorია formativă a disciplinei DF - fundamentală, DD - în domeniul, DS - de specialitate, DC - complementară				DD
	Categorია de opționalitate a disciplinei: DI - impusă, DO - opțională, DF - facultativă				DI

3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	5	Curs	3	Seminar	0	Laborator / lucrari practice	2	Proiect	0
I b) Totalul de ore pe semestru din planul de învățământ	70	Curs	42	Seminar	0	Laborator / lucrari practice	28	Proiect	0

II Distribuția fondului de timp pe semestru:	ore
II a) Studiul după manual, suport de curs, bibliografie și notițe	18
II b) Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren	18
II c) Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri	16
II d) Tutoriat	
III Examinări	3
IV Alte activități: Consultații	

Total ore studiu individual II (a+b+c+d)	52
Total ore pe semestru (I+II+III+IV)	125
Numărul de credite	5

4. Precondiții (acolo unde este cazul)

Curriculum	
Competențe	

5. Condiții (acolo unde este cazul)

Desfășurare a cursului	PC, videoproiector, suporturi electronice pentru unitatea de curs, prezentări PPT	
Desfășurare aplicații	Seminar	•
	Laborator / lucrari practice	• Montaje experimentale, PC, videoproiector, software specializat, suporturi electronice pentru aplicații, prezentări PPT, materiale pentru aplicații; referate etc.
	Proiect	•

6. Competențe specifice acumulate

Competențe profesionale	C1. Utilizarea elementelor fundamentale referitoare la dispozitivele, circuitele, sistemele, instrumentația și tehnologia electronică C6. Utilizarea limbajelor și instrumentelor specializate pentru inginerie software, cu orientare către sistemele de telecomunicații integrate
-------------------------	--

Competențe transversale	•
-------------------------	---

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	<ul style="list-style-type: none"> • Cunoașterea structurilor de amplificatoare operaționale, stabilizatoare și a aplicațiilor liniare și neliniare ale acestora • Identificarea, analiza și proiectarea unor circuite elementare cu amplificatoare operaționale; • Identificarea, analiza și proiectarea unor circuite de alimentare și stabilizare cu circuite integrate • Explicarea și interpretarea funcționării aplicațiilor liniare și neliniare cu amplificatoare operaționale și stabilizatoare integrate
-----------------------------------	--

8. Conținuturi

Curs	Nr. ore	Metode de predare	Observații
Cap.1. Introducere. Clasificarea și structura circuitelor integrate liniare (CIL). Parametrii și caracteristici ale CIL.	2	expunerea, prelegerea-dezbatere,	
Cap.2. Amplificatoare operaționale (AO). Parametrii AO. Aplicații ale amplificatoarelor operaționale. Aplicații ale AO: Circuite de amplificarea de bază. Amplificatoare diferențiale realizate cu AO. Integratoare și diferențiatoare cu AO. Conversoare tensiune-curent. Conversoare curent-tensiune. Amplificatoare logaritmice și exponențiale. Redresoare de precizie. Comparatoare integrate.	2 2 2 2 2		
Cap.3. Modele utilizate pentru tranzistoarele bipolare și MOS.	2		
Cap.4. Etaje constitutive de bază din CIL, realizate cu TB și MOS. Surse de curent. Surse de curent ca sarcini active. Surse de tensiune. Referințe de tensiune. Etaje de deplasare a nivelului de curent continuu. Etaje de amplificarea diferențiale (AD). Caracteristica statică de transfer a AD. Parametrii AD. Etaje de ieșire în clasă A. Etaje de ieșire în clasa B. Etaje de ieșire în clasa AB. Etaje de ieșire în clasa D. Etaje de ieșire în contratimp cu tranzistoare de același tip. Protecția la scurtcircuit a tranzistoarelor etajului final. Protecția termică.	3 2 3 2		
Cap.5. Stabilizatoare electronice de tensiune. Introducere. Prezentarea schemei bloc. Surse de tensiune de referință. Amplificatoare de eroare. Elemente de reglare serie. Aplicații cu stabilizatoare de tensiune integrate.	4		
Cap 6. Modulația analogică a semnalelor. Modulația în amplitudine. Modulația în frecvență și în fază. Modulația în cadrul circuitelor integrate. Modulatoare și demodulatoare MA. Modulatoare și demodulatoare MF.	3 3		
Cap 7 Aplicații ale amplificatoarelor operaționale (2) Amplificatoare de măsură cu AO, oscilatoare, circuite de eşantionare și memorare, conversoare	2		
Cap 8 Surse de alimentare în comutație	2		
Cap 9 Modele de analiza în IF. Analiza în frecvență a unor circuite din CIA	3		
Cap 10 Tehnologiile de realizare a CIA	1		
Bibliografie			
<ol style="list-style-type: none"> 1. Gheorghe Brezeanu, Florin Drăghici, Circuite electronice fundamentale, Editura Niculescu, ISBN 978-973-748-745-2, 2013 2. P.Gray, R. Meyer, Circuite integrate analogice, Editura tehnică, București, 1982. 3. M.Bodea, s.a., Aparate electronice de măsură și control, Editura didactică și pedagogică, București, 1983. 4. C.Bulucea, s.a., Circuite integrate liniare, Editura tehnică, București, 1975. 			

5. A.Manolescu, s.a., Circuite integrate liniare - culegere de probleme, Editura științifică și enciclopedică, București, 1987.
6. T.Dănilă, N. Cupcea, Amplificatoare operaționale, Editura Teora, București, 1994.
7. Mihăescu, Radu Dan, Concepția unor surse de curent de referință pentru circuite integrate CMOS, ISBN 978-973-625-707-0, 2008
8. A. Manolescu, s.a., Circuite integrate liniare, Editura didactică și pedagogică, București, 1982.

Bibliografie minimală

- Gheorghe Brezeanu, Florin Drăghici, Circuite electronice fundamentale, Editura Niculescu, ISBN 978-973-748-745-2, 2013
- A. Manolescu, s.a., Circuite integrate liniare, Editura didactică și pedagogică, București, 1982.

Aplicații – laborator / lucrari practice	Nr. ore	Metode de predare	Observații
Noțiuni de securitate și sănătate în muncă. Prezentarea machetelor de laborator	2	lucrări practice, experimentul	
Circuite cu reacție negativă.	2		
Amplificatoare de instrumentație cu 2 și 3 AO.	2		
Circuite cu reacție pozitivă. Modelarea unui multivibrator astabil și monostabil	2		
Circuite de integrare și derivare	2		
Circuit generator de semnal triunghiular și dreptunghiular. Oscilator controlat în tensiune	2		
Testare laborator	1		
Filtre active de ordinul II construite cu amplificatoare operaționale	3		
Oscilatoare RC cu amplificator operațional. Oscilatorul cu rețea Wien. Oscilatorul cu rețea în dublu T	2		
Redresoare de precizie construite cu A.O.	2		
Modulația în amplitudine (MA). Demodularea MA	2		
Convertor DC – DC. Studiul parametrilor unui convertor DC-DC utilizând un modul de evaluare <i>on-board</i> .	3		
Testare laborator	1		
Recuperări laboratoare/ teste	2		

Bibliografie

1. Gheorghe Brezeanu, Florin Drăghici, Circuite electronice fundamentale, Editura Niculescu, ISBN 978-973-748-745-2, 2013
- 2.P.Gray, R. Meyer, Circuite integrate analogice, Editura tehnică, București, 1982.
- 3.M.Bodea, s.a., Aparate electronice de măsură și control, Editura didactică și pedagogică, București, 1983.
- 4.C.Bulucea, s.a., Circuite integrate liniare, Editura tehnică, București, 1975.
- 5.A.Manolescu, s.a., Circuite integrate liniare - culegere de probleme, Editura științifică și enciclopedică, București, 1987.
- 6.T.Dănilă, N. Cupcea, Amplificatoare operaționale, Editura Teora, București, 1994.
7. Mihăescu, Radu Dan, Concepția unor surse de curent de referință pentru circuite integrate CMOS, ISBN 978-973-625-707-0, 2008
- 8. A. Manolescu, s.a., Circuite integrate liniare, Editura didactică și pedagogică, București, 1982.

Bibliografie minimală

- Gheorghe Brezeanu, Florin Drăghici, Circuite electronice fundamentale, Editura Niculescu, ISBN 978-973-748-745-2, 2013
- A. Manolescu, s.a., Circuite integrate liniare, Editura didactică și pedagogică, București, 1982.

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

Conținutul disciplinei se regăsește în curricula disciplinelor similare de la toate facultățile de profil din țară și din străinătate.
Cunoașterea circuitelor fundamentale cu amplificatoare și stabilizatoare integrate este o cerință stringentă a angajatorilor din domeniu (Infineon, Celestica, Continental etc.).

10. Evaluare

10.1 Standard minim de performanta evaluare la curs

10.2 Standard minim de performanta evaluare la activitatea aplicativa

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Curs	Participarea activă în timpul cursurilor	<i>evaluare continuă</i>	10
	<ul style="list-style-type: none"> - gradul de asimilare a limbajului de specialitate și capacitatea de comunicare; - completitudinea și corectitudinea cunoștințelor; - coerența logică și capacitatea de a opera cu cunoștințele asimilate; - capacitatea de analiză, de interpretare personală, originalitatea, creativitatea <ul style="list-style-type: none"> - Standarde minime pentru nota 5: Cunoașterea succintă a schemelor fundamentale cu circuite integrate analogice; - Standarde minime pentru nota 10: Cunoașterea schemelor de bază și a aplicațiilor cu circuite integrate analogice; calcularea funcțiilor de transfer a schemelor cu circuite integrate analogice, cunoașterea circuitelor interne de bază din circuitele integrate analogice. 	Evaluare prin probă finală scris și oral	50
Seminar			
Laborator / lucrări practice	<p>Capacitatea de aplicare în practică, în contexte diferite, a cunoștințelor învățate.</p> <p>Standarde minime pentru nota 5: Cunoașterea succintă a informațiilor teoretice aferente fiecărei lucrări de laborator, realizarea în proporție de 50% a temelor de laborator</p> <p>Standarde minime pentru nota 10: Cunoașterea exhaustivă a informațiilor teoretice aferente fiecărei lucrări de laborator; determinarea funcțiilor de transfer pentru schemele cu circuite integrate analogice, realizarea în proporție de 100% a temelor de laborator</p>	<i>Evaluare continuă</i> (prin metode orale și probe practice)	40
Proiect			
Standard minim de performanță			
- capacitatea de a utiliza și de a recunoaște terminologia de specialitate, a structurilor și schemelor electronice predate, determinarea parametrilor de circuit, în procent de 50% din cantitatea de informație transmisă.			

Data completării	Semnătura titularului de curs	Semnătura titularului de aplicație
13.09.2024		

Data avizării	Semnătura responsabilului de program
20.09.2024	

Data avizării în departament	Semnătura directorului de departament
23.09.2024	

Data aprobării în consiliul facultății	Semnătura decanului
27.09.2024	