

FIȘA DISCIPLINEI

(licență)

1. Date despre program

Instituția de învățământ superior	Universitatea „Ștefan cel Mare” Suceava”
Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Calculatoare
Domeniul de studii	Științe ingineresti
Ciclul de studii	Program de conversie profesională, învățământ cu frecvență
Programul de studii	Program de conversie profesională – Tehnologia informației și comunicării

2. Date despre disciplină

Denumirea disciplinei	Arhitectura sistemelor de calcul				
Titularul activităților de curs	Conf. dr.ing Nicoleta-Cristina GĂITAN				
Titularul activităților aplicative	Conf. dr.ing Nicoleta-Cristina GĂITAN				
Anul de studiu	I	Semestrul	2	Tipul de evaluare	Examen
Regimul disciplinei	Categorია formativă a disciplinei DF - fundamentală, DD - în domeniu, DS - de specialitate, DC – complementară				DD
	Categorია de opționalitate a disciplinei: DI - impusă, DO - opțională, DF - facultativă				DI

3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	4	Curs	2	Seminar	Laborator/lucrări practice	2	Proiect	
I b) Totalul de ore pe semestru din planul de învățământ	56	Curs	28	Seminar	Laborator/lucrări practice	28	Proiect	

II Distribuția fondului de timp pe semestru:	ore
II a) Studiul după manual, suport de curs, bibliografie și notițe	38
II b) Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren	39
II c) Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri	39
II d) Tutoriat	
III Examinări	3
IV Alte activități (precizați):	

Total ore studiu individual II (a+b+c+d)	116
Total ore pe semestru (Ib+II+III+IV)	175
Numărul de credite	7

4. Precondiții (acolo unde este cazul)

Curriculum	•
Competențe	•

5. Condiții (acolo unde este cazul)

Desfășurare a cursului	• PC, videoproiector
Desfășurare aplicații	Seminar
	Laborator/lucrări practice

	Proiect	
--	---------	--

6. Competențe specifice acumulate

Competențe profesionale	<ul style="list-style-type: none"> • C1. Operarea cu fundamente științifice și ale informaticii. • C3. Soluționarea problemelor folosind instrumentele tehnologiei informației și comunicațiilor. • C4. Îmbunătățirea performanțelor sistemelor informatice.
Competențe transversale	<ul style="list-style-type: none"> • CT1. Comportarea onorabilă, respectabilă, etică, în spiritul legii pentru a asigura reputația profesiei.

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	<ul style="list-style-type: none"> • Prezentarea principalelor aspecte teoretice și practice legate de arhitectura, proiectarea și utilizarea sistemelor cu microprocesoare.
-----------------------------------	---

8. Conținuturi

Curs	Nr. ore	Metode de predare	Observații
1. Introducere <ul style="list-style-type: none"> • Definiție. Notații și termeni de bază • Arhitectura calculatoarelor din punctul de vedere al programatorului • Arhitectura calculatoarelor din punctul de vedere al arhitectului • Arhitectura calculatoarelor din punctul de vedere al implementatorului 	3	- <i>metode de predare-învățare clasice:</i> expunere orală, conversație, demonstrație intuitivă	resurse materiale curs - note de curs în format editabil/electronic și prezentări PowerPoint disponibile online și în Google Drive aferent clasei create pentru curs (Classroom) - simulări în diverse programe de simulare - aplicații pe platformă educațională - laptop - videoproiector
2. Procesorul <ul style="list-style-type: none"> • Memoria • Intrare/ ieșire • Interconectarea (magistralele), • Scurt istoric • Cadrul tehnologic al evoluției calculatorului numeric. 	3	- <i>metode de predare-învățare moderne:</i> dialog, demonstrație cu ajutorul mijloacelor audio-vizuale, simulare	
3. Proiectarea și implementarea procesorului SRC – ISA <ul style="list-style-type: none"> • Clasificarea calculatoarelor și a instrucțiunilor 	3		
4. Tipuri și clase de seturi de instrucțiuni <ul style="list-style-type: none"> • O descriere informală a unui calculator RISC simplu – notat SRC 	3	- <i>procedee didactice:</i> descoperire inductivă	
5. Proiectarea și implementarea procesorului SRC – calea de date <ul style="list-style-type: none"> • Procesul de proiectare • Microarhitectura SRC pentru o magistrală. 	3	- <i>tehnici de instruire:</i> tehnica muncii intelectuale pentru realizarea metodei lecturii, tehnica folosirii mijloacelor audio-vizuale pentru realizarea metodei demonstrației intuitive	
6. Implementarea căii de date - Data Path Implementation <ul style="list-style-type: none"> • Proiectarea logică pentru SRC cu o magistrală • Unitatea de control 	3		
7. Proiectarea procesoarelor cu 2 sau 3 magistrale <ul style="list-style-type: none"> • Procesul de inițializare (The Machine Reset Process) • Excepțiile UCP. • Microprogramarea 	3		
8. Unitatea aritmetică și unitatea de calcul <ul style="list-style-type: none"> • Sistemele de numerație • Aritmetica în virgulă fixă 	3	- <i>moduri de organizare:</i> frontal	
9. Unitatea aritmetică și unitatea de calcul <ul style="list-style-type: none"> • Aspecte seminumerice în proiectarea ALU • Aritmetica în virgulă flotantă 	3		

10. Proiectarea sistemului de memorie <ul style="list-style-type: none"> • Introducere • Structura RAM : Celule și cipuri • Module și plăci de memorie 	3		
11. Ierarhia memoriei <ul style="list-style-type: none"> • Memoria cache 	3		
12. Ierarhia memoriei <ul style="list-style-type: none"> • Memoria virtuală • Memoria ca subsistem a unui calculator. 	3		
13. Intrările și ieșirile <ul style="list-style-type: none"> • Subsistemul de intrare/ieșire • Transferul I/O sub controlul programelor • Transferul I/O prin intreruperi 	3		
14. Accesul direct la memorie (DMA) <ul style="list-style-type: none"> • Controlul erorilor și schimbarea formatelor de date 	3		
Bibliografie - Bibliografie actualizată, din ultimii 10 ani			
<ul style="list-style-type: none"> • Patterson & Hennessy, <i>Computer Organization and Design</i>, Revised Fourth Edition, 4th Edition, The Hardware/Software Interface, Print Book, Author(s): Release Date: 06 Dec 2011,Imprint: Morgan Kaufmann, ISBN: 9780123747501. • Vincent P. Heuring, University of Colorado, Boulder, Harry F. Jordan, University of Colorado, Boulder, <i>Computer Systems Design and Architecture</i>, 2/E, ISBN-10: 0130484407, ISBN-13: 9780130484406, Publisher: Prentice Hall, Copyright: 2004. • David A. Patterson, John L. Hennesey ORGANIZAREA ȘI PROIECTAREA CALCULATOARELOR – INTERFAȚA HARDWARE / SOFTWARE. Editura ALL 2002. ISBN 973-684-444-7. • Tom Shanley, Bob Colwell, <i>The Unabridged Pentium 4 IA32 Processor Genealogy</i> Publisher: Addison Wesley Pub Date: July 26, 2004 ISBN: 0-321-24656-X • Jon Stokes, <i>Inside the Machine</i>, NO STARCH PRESS, 2007, ISBN 978-1-59327-104-6. • www.arm.com (2024) • David Harris, Sarah Harris - <i>Digital design and computer architecture</i> - Editura: Elsevier Science & Technology An aparitie:2007 Numar de pagini:592 pagini ISBN:9780123704979 • Sivarama P. Dandamudi, <i>Fundamentals Of Computer Organization and Design</i>, Springer 2004, ISBN 0-387-95211-X • Milles J. Murdocca, Vincent P. Heuring. PRINCIPLES OF COMPUTER ARCHITECTURE. Prentice Hall 2000. ISBN 0-201-43664-7 • Morris Mano, Charles Kime - <i>Logic and Computer Design Fundamentals</i>, 4/E, ISBN-10: 013198926XI, SBN-13: 9780131989269 Publisher: Prentice Hall, Copyright: 2008 • Vasile GĂITAN ARHITECTURA SISTEMELOR DE CALCUL, Editura UNIVERSITĂȚII SUCEAVA ISBN 973-98389-9-5, 1998 • Andy TĂNASE, Vasile GĂITAN - FAMILIA DE PROCESOARE PENTRU PRELUCRAREA NUMERICĂ A SEMNALELOR ADSP-21XX. MATRIX ROM BUCUREȘTI 2002 ISBN: 973-685-356-X. • www.intel.com (2024) • www.xilinx.com (2024) 			
Bibliografie minimală			
<ul style="list-style-type: none"> • Patterson & Hennessy, <i>Computer Organization and Design</i>, Revised Fourth Edition, 4th Edition, The Hardware/Software Interface, Print Book, Author(s) : Release Date: 06 Dec 2011,Imprint: Morgan Kaufmann, ISBN: 9780123747501. • Vincent P. Heuring, University of Colorado, Boulder, Harry F. Jordan, University of Colorado, Boulder, <i>Computer Systems Design and Architecture</i>, 2/E, ISBN-10: 0130484407, ISBN-13: 9780130484406, Publisher: Prentice Hall, Copyright: 2004. • David A. Patterson, John L. Hennesey ORGANIZAREA ȘI PROIECTAREA CALCULATOARELOR – INTERFAȚA HARDWARE / SOFTWARE. Editura ALL 2002. ISBN 973-684-444-7. • GĂITAN Nicoleta Cristina, <i>Arhitectura sistemelor de calcul: aplicații teoretice și practice</i> – 			

București: Matrix Rom, 2019, 253 pagini, ISBN: 978-606-25-0483-0.

- www.intel.com (2024)

Aplicații (Seminar / laborator / lucrări practice / proiect)	Nr. ore	Metode de predare	Observații
1. Instrucțaj NTSM, PSI și Măsuri de prim ajutor în caz de electrocutare.	2h	metode de predare-învățare clasice:	resurse materiale laborator
2. Aritmetica în sistemele de calcul.	2h	expunere orală,	- referate de laborator în format editat/electronic
3. Introducere în limbajul de descriere hardware VHDL. Prezentarea kit-ului de dezvoltare DE1-SoC Kit. Mediul de programare Quartus II.	2h	conversație, demonstrație, descoperire, exercițiu, învățare în echipă	- kituri de dezvoltare DE1-SoC Kit
4. VHDL. Unitățile de proiectare de bază.	2h	- metode de predare-învățare moderne:	- mediu de programare Quartus
5. VHDL. Tipuri de date. Atribute.	2h		
6. VHDL. Modelul comportamental. Instrucțiuni secvențiale. Proiectarea unui microprocesor. Sumatorul și circuitul de scădere	2h		
7. Proiectarea unui microprocesor – ALU.	2h	observație, exercițiu, dialog, demonstrație cu ajutorul programelor / simulatoarelor	- aplicații pe platformă educațională
8. VHDL. Proiectarea unui microprocesor. Latch-uri. Bistabile.	2h	- procedee didactice:	
9. Proiectarea unui microprocesor . Circuite logice secvențiale - FSM.	2h	descoperire inductivă	- laptop
10. Proiectarea unui microprocesor . Componente secvențiale. Regiștrii. Numărătoare. SRAM	2h	- tehnici de instruire:	- videoproiector
11. Proiectarea unui microprocesor . Componente secvențiale. Calea de date	2h	tehnica muncii intelectuale pentru realizarea metodei lecturii, tehnica folosirii mijloacelor audio-vizuale pentru realizarea metodei demonstrației intuitive	
12. Proiectarea unui microprocesor . Componente secvențiale. Unitățile de control	4h	- moduri de	
13. Proiectarea unui microprocesor . Microprocesoare de uz general.	2h	organizare: frontal	
Bibliografie			
<ul style="list-style-type: none"> • GĂITAN Nicoleta Cristina, <i>Arhitectura sistemelor de calcul: aplicații teoretice și practice</i> – București: Matrix Rom, 2019, 253 pagini, ISBN: 978-606-25-0483-0. • Patterson & Hennessy, <i>Computer Organization and Design</i>, Revised Fourth Edition, 4th Edition, The Hardware/Software Interface, Print Book, Author(s) : Release Date: 06 Dec 2011, Imprint: Morgan Kaufmann, ISBN: 9780123747501. • Vincent P. Heuring, University of Colorado, Boulder, Harry F. Jordan, University of Colorado, Boulder, <i>Computer Systems Design and Architecture</i>, 2/E, ISBN-10: 0130484407, ISBN-13: 9780130484406, Publisher: Prentice Hall, Copyright: 2004. • Jon Stokes, <i>Inside the Machine</i>, NO STARCH PRESS, 2007, ISBN 978-1-59327-104-6. • David Harris, Sarah Harris - <i>Digital design and computer architecture</i> - Editura: Elsevier Science & Technology An aparitie:2007, Numar de pagini:592 pagini, ISBN:9780123704979 • www.altium.com (2024) • www.altera.com (2024) • www.xilinx.com (2024) • Indrumar laborator: http://www.eed.usv.ro/~crisinag (2024) 			
Bibliografie minimală			
<ul style="list-style-type: none"> • GĂITAN Nicoleta Cristina, <i>Arhitectura sistemelor de calcul: aplicații teoretice și practice</i> – București: Matrix Rom, 2019, 253 pagini, ISBN: 978-606-25-0483-0. • Patterson & Hennessy, <i>Computer Organization and Design</i>, Revised Fourth Edition, 4th Edition, The Hardware/Software Interface, Print Book, Author(s) : Release Date: 06 Dec 2011, Imprint: Morgan Kaufmann, ISBN: 9780123747501 • Indrumar laborator: http://www.eed.usv.ro/~crisinag (2024) 			

9. **Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatori reprezentativi din domeniul aferent programului**

Conținutul cursului și laboratorului este în concordanță cu conținutul disciplinelor similare de la programele de studiu Calculatoare de la alte universități din țară și străinătate, precum:

- Architecture des ordinateurs I. École polytechnique fédérale de Lausanne EPFL, (80%) Faculté Informatique et Communications IC.
http://isa.epfl.ch/imoniteur_ISAP/!itffihcours.htm?ww_i_matiere=1771839&ww_x_anneeAcad=2013-2014&ww_i_section=249847&ww_i_niveau=6683117&ww_c_langue=fr
- Arhitectura sistemelor de calcul. Specializarea: Calculatoare, Facultatea de Automatică și Calculatoare, Universitatea Tehnică “Gheorghe Asachi” din Iași (90%)
http://www.ace.tuiasi.ro/users/103/fd_Arhitectura%20sistemelor%20de%20calcul.pdf
- Computer Systems Design and Architecture, Dept. of Electrical, Computer, and Energy Engineering, Computer Engineering specialisation, University of COLORADO. (90%)
http://ecee.colorado.edu/academics/courses/ECEN_5503.html

10. **Evaluare**

10.1. Standard minim de performanță evaluare la curs

10.2. Standard minim de performanță evaluare la activitatea aplicativă

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Curs	Înțelegerea și cunoașterea principalelor aspecte teoretice și practice legate de arhitectura, proiectarea și utilizarea sistemelor cu microprocesoare. Folosirea, înțelegerea și cunoașterea arhitecturilor de sisteme bazate pe microprocesoare pentru rezolvarea problemelor complexe.	Examen evaluare scrisă sub formă de test grilă (Moodle) urmat de verificarea orală	50%
Seminar			
Laborator/lucrări practice	Demonstrarea capacității de analiză, sinteză, abstractizare și concretizare a cunoștințelor teoretice, în rezolvarea tuturor lucrărilor de laborator. Utilizarea kit-ului de dezvoltare DE1-SoC Kit si a mediul de proiectare Quartus II. Dezvoltarea și implementarea de aplicații complexe utilizând kit-ul de dezvoltare DE1-SoC Kit si mediul de proiectare Quartus II.	Evaluare continuă (prin metode orale și probe practice)	50%
Proiect			

Standard minim de performanță

• **CURS:**

Însușirea și comunicarea într-o formă lizibilă a elementelor teoretice de bază legate de sistemele cu microprocesor, care să conducă la un răspuns corect la cel puțin 50 % dintre problemele din testul grilă.

Comunicarea unor informații utilizând corect limbajul științific, de specialitate vehiculat în cadrul Arhitecturii Sistemelor de Calcul.

Cunoașterea conceptelor de bază proprii Arhitecturii Sistemelor de Calcul și explicarea interdependențelor dintre ele.

• **LABORATOR:**

Cunoașterea utilizării mediului de dezvoltare Quartus II, implementarea, testarea și interpretarea aplicațiilor demonstrative utilizând mediul de proiectare Quartus Prime Lite Edition 18.0.

Susținerea lucrărilor de laborator.

Data completării	Semnătura titularului de curs	Semnătura cadrului didactic coordonator
23.09.2024		

Data avizării	Semnătura responsabilului de program
24.09.2024	

Data avizării în departament	Semnătura directorului de departament
25.09.2024	

Data aprobării în consiliul facultății	Semnătura decanului
27.09.2024	