

## FIȘA DISCIPLINEI (licență)

### 1. Date despre program

Instituția de învățământ superior	Universitatea „Ștefan cel Mare” din Suceava
Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Departamentul de Calculatoare, Electronică și Automatică
Domeniul de studii	Ingineria sistemelor
Ciclul de studii	Licență
Programul de studii	Automatica și informatica aplicată

### 2. Date despre disciplină

Denumirea disciplinei	<b>CIRCUITE ELECTRONICE LINIARE II</b>				
Titularul activităților de curs	Prof. dr. ing. Valentin Popa				
Titularul activităților aplicative	Conf. dr. ing. Alexandra Balan				
Anul de studiu	II	Semestrul	4	Tipul de evaluare	E
Regimul disciplinei	Categorია formativă a disciplinei DF - fundamentală, DD - în domeniu, DS - de specialitate, DC - complementară				DD
	Categorია de opționalitate a disciplinei: DI - impusă, DO - opțională, DF - facultativă				DI

### 3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	4	Curs	2	Seminar	0	Laborator / lucrari practice	1	Proiect	1
I b) Totalul de ore pe semestru din planul de învățământ	56	Curs	28	Seminar	0	Laborator/ lucrari practice	14	Proiect	14

II Distribuția fondului de timp pe semestru:	ore
II a) Studiul după manual, suport de curs, bibliografie și notițe	14
II b) Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren	14
II c) Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri	13
II d) Tutoriat	
III Examinări	3
IV Alte activități	

Total ore studiu individual II (a+b+c+d)	41
Total ore pe semestru (I+II+III+IV)	100
Numărul de credite	4

### 4. Precondiții (acolo unde este cazul)

Curriculum	<b>CIRCUITE ELECTRONICE LINIARE I</b>
Competențe	C1. Utilizarea de cunoștințe de matematică, fizică, tehnica măsurării, grafică tehnică, inginerie mecanică, chimică, electrică și electronică în ingineria sistemelor.

### 5. Condiții (acolo unde este cazul)

Desfășurare a cursului		<ul style="list-style-type: none"> <li>• PC, videoproiector, suport electronic pentru unitatea de curs, prezentări PPT</li> </ul>
Desfășurare aplicații	Seminar	<ul style="list-style-type: none"> <li>•</li> </ul>
	Laborator/ lucrari practice	<ul style="list-style-type: none"> <li>• Montaje experimentale, PC, videoproiector, software specializat, suporturi electronice pentru aplicații, prezentări PPT, materiale pentru aplicații; referate etc.</li> </ul>
	Proiect	<ul style="list-style-type: none"> <li>• PC, videoproiector, software specializat, suporturi electronice pentru</li> </ul>

		aplicații, prezentări PPT, referate etc.
--	--	--

### 6. Competențe specifice acumulate

Competențe profesionale	CI. Utilizarea de cunoștințe de matematică, fizică, tehnica măsurării, grafică tehnică, inginerie mecanică, chimică, electrică și electronică în ingineria sistemelor.
Competențe transversale	

### 7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	Cunoașterea structurilor de amplificatoare operaționale, stabilizatoare și a aplicațiilor liniare și neliniare ale acestora.
-----------------------------------	--

### 8. Conținuturi

Curs	Nr. ore	Metode de predare	Observații
<b>Cap.1.</b> Introducere. Clasificarea și structura circuitelor integrate liniare (CIL). Parametrii și caracteristici ale CIL.	2	expunerea, prelegere-dezbateri,	
<b>Cap.2.</b> Amplificatoare operaționale (AO). Parametrii AO. Aplicații ale amplificatoarelor operaționale. Aplicații ale AO: Circuite de amplificare de bază. Amplificatoare diferențiale realizate cu AO. Integratoare și diferențiatoare cu AO. Conversoare tensiune-curent. Conversoare curent-tensiune. Amplificatoare logaritmice și exponențiale. Redresoare de precizie. Comparatoare integrate.	2 2 2 2 2		
<b>Cap.3.</b> Modele utilizate pentru tranzistoarele bipolare și MOS.	2		
<b>Cap.4.</b> Etaje constitutive de bază din CIL, realizate cu TB și MOS. Surse de curent. Surse de curent ca sarcini active. Surse de tensiune. Referințe de tensiune. Etaje de deplasare a nivelului de curent continuu. Etaje de amplificare diferențiale (AD). Caracteristica statică de transfer a AD. Parametrii AD. Etaje de ieșire în clasă A. Etaje de ieșire în clasa B. Etaje de ieșire în clasa AB. Etaje de ieșire în clasa D. Etaje de ieșire în contratimp cu tranzistoare de același tip. Protecția la scurtcircuit a tranzistoarelor etajului final. Protecția termică.	3 2 3 2		
<b>Cap.5.</b> Stabilizatoare electronice de tensiune Introducere. Prezentarea schemei bloc. Surse de tensiune de referință. Amplificatoare de eroare. Elemente de reglare serie. Aplicații cu stabilizatoare de tensiune integrate.	4		

#### Bibliografie

1. Gheorghe Brezeanu, Florin Drăghici, Circuite electronice fundamentale, Editura Niculescu, ISBN 978-973-748-745-2, 2013
2. P.Gray, R. Meyer, Circuite integrate analogice, Editura tehnică, București, 1982.
3. M.Bodea, s.a., Aparatură electronică de măsură și control, Editura didactică și pedagogică, București, 1983.
4. C.Bulucea, s.a., Circuite integrate liniare, Editura tehnică, București, 1975.
5. A.Manolescu, s.a., Circuite integrate liniare - culegere de probleme, Editura științifică și enciclopedică, București, 1987.
6. T.Dănilă, N. Cupcea, Amplificatoare operaționale, Editura Teora, București, 1994.
7. Mihăescu, Radu Dan, Concepția unor surse de curent de referință pentru circuite integrate CMOS, ISBN 978-973-625-707-0, 2008
8. A. Manolescu, s.a., Circuite integrate liniare, Editura didactică și pedagogică, București, 1982.

#### Bibliografie minimală

1. Gheorghe Brezeanu, Florin Drăghici, Circuite electronice fundamentale, Editura Niculescu, ISBN 978-973-748-745-2, 2013
2. A. Manolescu, s.a., Circuite integrate liniare, Editura didactică și pedagogică, București, 1982.

Aplicații – laborator / lucrări practice	Nr. ore	Metode de predare	Observații
Noțiuni de sănătate și securitate în muncă. Noțiuni de prim	2	lucrări practice,	

ajutor în caz de accident. Prezentarea laboratorului.		experimentul	
Circuite cu reacție negativă.	2		
Circuite cu reacție pozitivă. Modelarea unui multivibrator astabil și monostabil	2		
Circuite de integrare și derivare	2		
Circuit generator de semnal triunghiular și dreptunghiular. Oscilator controlat în tensiune	2		
Filtre active de ordinul II construite cu amplificatoare operaționale	2		
Testare laborator, Recuperări laboratoare	2		
<b>Aplicații - proiect</b>	Nr. ore	Metode de predare	Observații
Tema: Proiectarea unui circuit cu AO pentru liniarizarea caracteristicii unui senzor de temperatura		expunerea, dezbateri,	
Senzori de temperatură	1		
Liniarizarea caracteristicii senzorilor de temperatură	1		
Circuite de amplificare de bază cu amplificatoare operaționale	1		
Proiectarea circuitului de liniarizare	1		
Etapele de proiectare: Proiectarea schemei bloc; Trasarea caracteristicii senzorului; Stabilirea segmentelor de liniarizare inversate; Proiectarea circuitului de liniarizare pentru primul segment Proiectarea circuitului de liniarizare pentru al 2-lea și următoarele segmente	2		
Exemplu de proiectare	4		
Rezolvarea temei proiectului pe baza etapelor prezentate anterior	4		
<b>Bibliografie</b>			
1. Gheorghe Brezeanu, Florin Drăghici, Circuite electronice fundamentale, Editura Niculescu, ISBN 978-973-748-745-2, 2013			
2.P.Gray, R. Meyer, Circuite integrate analogice, Editura tehnică, București, 1982.			
3.M.Bodea, s.a., Aparate electronice de măsură și control, Editura didactică și pedagogică, București, 1983.			
4.A.Manolescu, s.a., Circuite integrate liniare - culegere de probleme, Editura științifică și enciclopedică, București, 1987.			
5.T.Dănilă, N. Cupcea, Amplificatoare operaționale, Editura Teora, București,1994.			
6. Mihăescu, Radu Dan, Concepția unor surse de curent de referință pentru circuite integrate CMOS, ISBN 978-973-625-707-0, 2008			
7. A. Manolescu, s.a., Circuite integrate liniare, Editura didactică și pedagogică, București, 1982.			
<b>Bibliografie minimală</b>			
1. Gheorghe Brezeanu, Florin Drăghici, Circuite electronice fundamentale, Editura Niculescu, ISBN 978-973-748-745-2, 2013			
2. A. Manolescu, s.a., Circuite integrate liniare, Editura didactică și pedagogică, București, 1982.			

**9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului**

Conținutul disciplinei se regăsește în curricula disciplinelor similare de la toate facultățile de profil din țară și din străinătate  
Cunoașterea circuitelor fundamentale cu amplificatoare și stabilizatoare integrate este o cerință stringentă a angajatorilor din domeniu ( Infineon, Celestica, Continental etc.).

**10. Evaluare**

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Curs	<ul style="list-style-type: none"> <li>- asimilarea limbajului de specialitate și capacitatea de comunicare;</li> <li>- completitudinea și corectitudinea cunoștințelor;</li> <li>- coerența logică;</li> <li>- capacitatea de a opera cu cunoștințele asimilate;</li> <li>- capacitatea de analiză, de interpretare personală, originalitatea, creativitatea</li> </ul>	Evaluare prin probă finală scris și oral	60
Seminar			

Laborator / lucrari practice	Capacitatea de aplicare în practică, în contexte diferite, a cunoștințelor învățate.	<i>evaluare continuă</i> (prin metode orale și probe practice)	20
Proiect	Capacitatea de aplicare în practică, în contexte diferite, a cunoștințelor învățate.	<i>evaluare continuă</i> (prin metode orale și probe practice)	20

10.1. Standard minim de performanță evaluare la curs
<ul style="list-style-type: none"> <li>• Cunoașterea succintă a schemelor fundamentale cu circuite integrate analogice;</li> </ul>
10.2. Standard minim de performanță evaluare la activitatea aplicativă
<ul style="list-style-type: none"> <li>• Cunoașterea succintă a informațiilor teoretice aferente fiecărei lucrări de laborator, realizarea în proporție de 50% a temelor de laborator</li> <li>• Realizarea în proporție de 50% a cerințelor din tema de proiectare</li> </ul>

Data completării	Semnătura titularului de curs	Semnătura titularului de aplicație
18.09.2024		

Data avizării	Semnătura responsabilului de program
20.09.2024	

Data avizării în departament	Semnătura directorului de departament
23.09.2024	

Data aprobării în consiliul facultății	Semnătura decanului
27.09.2024	