

FIȘA DISCIPLINEI (licență)

1. Date despre program

Instituția de învățământ superior	Universitatea „Ștefan cel Mare” din Suceava
Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Departamentul de Calculatoare, Electronică și Automatică
Domeniul de studii	Ingineria sistemelor
Ciclul de studii	Licență
Programul de studii	Automatică și informatică aplicată

2. Date despre disciplină

Denumirea disciplinei	PROIECTARE ASISTATĂ DE CALCULATOR				
Titularul activităților de curs	Conf. univ. dr. ing. Eugen COCA				
Titularul activităților aplicative	S.I. dr. ing. Adrian PETRARIU				
Anul de studiu	III	Semestrul	5	Tipul de evaluare	E
Regimul disciplinei	Categorია formativă a disciplinei DF - fundamentală, DD - în domeniu, DS - de specialitate, DC - complementară				DS
	Categorია de opționalitate a disciplinei: DI - impusă, DO - opțională, DF - facultativă				DO

3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	3	Curs	2	Seminar	0	Laborator / Lucrări practice	1	Proiect	0
I b) Totalul de ore pe semestru din planul de învățământ	42	Curs	28	Seminar	0	Laborator / Lucrări practice	14	Proiect	0

II Distribuția fondului de timp pe semestru:	ore
II a) Studiul după manual, suport de curs, bibliografie și notițe	25
II b) Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren	15
II c) Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri	15
II d) Tutoriat	
III Examinări	3
IV Alte activități:	

Total ore studiu individual II (a+b+c+d)	55
Total ore pe semestru (I+II+III+IV)	100
Numărul de credite	4

4. Precondiții (acolo unde este cazul)

Curriculum	
Competențe	

5. Condiții (acolo unde este cazul)

Desfășurare a cursului		<ul style="list-style-type: none"> PC, videoproiector, ecran de proiecție, materiale pentru prezentare în format PPT și multimedia
Desfășurare aplicații	Seminar	<ul style="list-style-type: none">
	Laborator / Lucrări practice	<ul style="list-style-type: none"> Laborator dotat cu 12 calculatoare PC cu sistem de operare minim Windows 7, server de licențiere, programe de simulare specifice (IS Spice, LTSPICE, PSPICE, Altium Designer, PADS), ghid de lucrări practice în format electronic
	Proiect	<ul style="list-style-type: none">

6. Competențe specifice acumulate

Competențe profesionale	C2. Operarea cu concepte fundamentale din știința calculatoarelor, tehnologia informației și comunicațiilor C5. Dezvoltarea de aplicații și implementarea algoritmilor și structurilor de conducere automată, utilizând principii de management de proiect, medii de programare și tehnologii bazate pe microcontrolere, procesoare de semnal, automate programabile, sisteme încorporate
Competențe transversale	

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	Însușirea tehnicilor de modelare și simulare a componentelor și modulelor electronice utilizate în sistemele de automatizare și de conducere a proceselor industriale.
-----------------------------------	------------------------------------------------------------------------------------------------------------------------------------------------------------------------

8. Conținuturi

Curs	Nr. ore	Metode de predare	Observații
1. Noțiuni introductive 1.1. Evoluția și stadiul actual în proiectarea asistată 1.2. Definirea conceptelor fundamentale 1.3. Medii de proiectare asistată (istoric, versiuni, avantaje, perspective) 1.4. Concepte de bază în legătură cu modelarea, simularea și proiectarea circuitelor	2	expunerea, prelegerea-dezbateri, demonstrația	
2. Sintaxa SPICE - 1 2.1. Netliste SPICE 2.2. Tipuri de analize a circuitelor în SPICE 2.3. Elemente pasive de circuit 2.4. Surse de tensiune și surse de curent independente 2.5. Surse de tensiune și surse de curent controlate	2		
3. Sintaxa SPICE - 2 3.1. Dispozitive semiconductoare (diode, tranzistoare bipolare, tranzistoare MOS, amplificatorul operațional) 3.2. Modele, parametri de model. Extragerea parametrilor de model 3.2. Definirea subcircuitelor	2		
4. Sintaxa SPICE - 3 4.1. Instrucțiuni de control al simulării 4.2. Instrucțiuni de control al ieșirii 4.3. Procesarea datelor simulărilor	3		
5. Elemente de sintaxă extinsă în SPICE 5.1. Asignarea parametrilor: reguli, limitări, exemple 5.2. Definirea globală a intrărilor: reguli, limitări, exemple 5.3. Incluziunea bibliotecilor pentru modele și subcircuite: reguli, limitări, exemple 5.4. Crearea unei biblioteci proprii de modele și utilizarea ei la simularea unei scheme electronice	2		
6. Analize extinse în SPICE 6.1. Analiza Monte-Carlo (suportul teoretic, sintaxa SPICE, definirea parametrilor de analiză, exemple) 6.2. Optimizarea circuitelor (inițierea optimizării, interpretarea rezultatelor, exemple) 6.3. Baleierea parametrilor (sintaxa, exemple)	2		
7. Prezentarea bibliotecii de componente și blocuri funcționale 7.1. Organizarea și adresarea bibliotecii 7.2. Prezentarea principalelor elemente ale bibliotecii și a modelelor aferente (amplificatoare operaționale, dispozitive	2		

<p>pentru electronica de putere, funcții matematice, blocuri de calcul analogic, etc.)</p> <p>8. Introducere în medii CAD pentru proiectarea PCB (Altium Designer / PADS / Protel)</p> <p>8.1. Principii de bază în proiectarea PCB</p> <p>8.2. Arhitecturi client-server</p> <p>9. Utilizarea programelor specializate pentru proiectarea cablajului imprimat</p> <p>9.1. Introducerea schemelor</p> <p>9.2. Netliste</p> <p>9.3. Bibliotecile de componente, amprente de componente, crearea unei biblioteci proprii de amprente</p> <p>9.3. Elaborare PCB</p> <p>10. Proiectarea modulelor electronice</p> <p>10.1. Proiectarea cablajului imprimat</p> <p>10.2. Proiectarea pentru testare / proiectarea pentru fabricație (DFT / DFM)</p> <p>10.2. Proiectare antiperturbativă a cablajelor imprimate</p> <p>11. Materiale utilizate în industria electronică</p> <p>11.1. Materiale utilizate la fabricarea substratului</p> <p>11.2. Materiale pentru cablaje flexibile</p> <p>11.3. Materiale pentru cablaje utilizate în medii speciale</p> <p>11.4. Restricții la utilizarea unor substanțe periculoase la realizarea modulelor electronice</p> <p>11.5. Gestionarea deșeurilor electronice</p> <p>12. Procesul de fabricație al modulelor electronice</p> <p>12.1. Echipamente specifice</p> <p>12.2. Substanțe chimice utilizate. Aliaje cu și fără plumb</p> <p>12.3. Testarea modulelor electronice după fabricație</p> <p>12.4. Probleme tehnologice și gestionarea lor</p>	<p>2</p> <p>2</p> <p>3</p> <p>3</p> <p>3</p>		
	28		

Bibliografie

- Engelhardt M, The LTSPICE IV Simulator, Ed. Dunot Paris, ISBN 978-3-89929-258-9, 2013
- Lowrence G. Mears, Charles E. Hymowitz, Simulating with SPICE, San Pedro, California, 1991
- IntuSoft - SpiceNet User Guide, San Pedro, California, 1991
- IntuSoft - Installation and Tutorial Guide for PC, San Pedro, California, 1991
- Clyde F. Coombs, Printed Circuits Handbook, Seventh Edition, 2016
- <https://resources.altium.com/ebooks> - WhitePapers
- Materiale de curs și bibliografice disponibile pe platforma Google Classroom, actualizate 2022

Bibliografie minimală

- Engelhardt M, The LTSPICE IV Simulator, Ed. Dunot Paris, ISBN 978-3-89929-258-9, 2013
- Lowrence G. Mears, Charles E. Hymowitz, Simulating with SPICE, San Pedro, California, 1991

Aplicații (Seminar/laborator/lucrări practice/proiect)	Nr. ore	Metode de predare	Observații
<p>Lucrări de laborator</p> <p>1. Noțiuni de sănătate și securitate în muncă. Noțiuni de prim ajutor în caz de accident. Prezentarea laboratorului. Configurarea echipamentului de calcul pentru utilizarea SPICE. Utilizarea meniurilor și ferestrelor principale (ICAPS).</p> <p>2. Editorul de scheme SPICE (IsEd). Apelarea, definirea și deplasarea componentelor; etichetarea; trasarea legăturilor;</p>	<p>1</p> <p>1</p>	<p>lucrări practice, experimentul</p>	

citirea fișierului de intrare; salvarea și deschiderea schemelor editate. Desenarea în SPICE a unui etaj de amplificare cu TB.	1		
3. Simulare de circuit. Analiza tranzitorie și analiza de semnal. Obținerea funcției de transfer (caracteristica de frecvență și de fază) și a răspunsului tranzitoriu la semnal dreptunghiular (integrare) pentru un FTJ RC.	1		
4. Simulare de circuit. Analiza de curent continuu. Obținerea caracteristicii curent tensiune pentru o diodă semiconductoră. Determinarea familiei de caracteristici ale unui TB.	1		
5. Modelarea funcționării unui circuit trigger-Schmitt. Analiza de curent continuu și analiza tranzitorie. Modelarea funcționării unui astabil multivibrator	1		
6. Modelarea funcționării porții logice TTL (NAND). Obținerea caracteristicilor specifice. Modelarea funcționării unui inversor ECL.	1		
7. Modelarea unui divizor de frecvență cu bistabile D. Modelarea unui numărător binar zecimal/Johnson.	1		
8. Analize statistice în SPICE	1		
9. Realizarea schemelor electronice în Altium Designer			
10. Proiectarea unui cablaj imprimat în Altium Designer - amplasarea manuală și automată a componentelor	1		
11. Proiectarea unui cablaj imprimat în Altium Designer - rutarea manuală și rutarea automată a traseelor de cablaj	1		
12. Utilizarea opțiunilor de proiectare PCB	2		
13. Proiectarea antiperturbativă a unui modul electronic			
	14		
Bibliografie			
<ol style="list-style-type: none"> Constantin Strîmbu, Ștefan Alexandru, Analiza semnalelor cu PSPICE, Editura Albastră, 2000 Engelhardt M, The LTSPICE IV Simulator, Ed. Dunot Paris, 2013, ISBN 978-3-89929-258-9 Lowrence G. Mears, Charles E. Hymowitz, Simulating with SPICE, San Pedro, California, 1991 IntuSoft - IntuScope User Guide, San Pedro, California, 1991 IntuSoft - PreSpice User Guide, San Pedro, California, 1991 IntuSoft - SpiceNet User Guide, San Pedro, California, 1991 IntuSoft - Installation and Tutorial Guide for PC, San Pedro, California, 1991 Clyde F. Coombs, Printed Circuits Handbook, Seventh Edition, 2016 https://resources.altium.com/ebooks Lucrări de laborator și materiale bibliografice disponibile pe platforma Google Classroom, actualizate 2022 			
Bibliografie minimală			
<ol style="list-style-type: none"> Constantin Strîmbu, Ștefan Alexandru, Analiza semnalelor cu PSPICE, Editura Albastră, 2000 Îndrumar de laborator în format electronic de pe platforma Google Classroom 			

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

Conținutul disciplinei este în concordanță cu conținutul disciplinelor similare, opționale sau facultative, de la programele de studiu din cadrul aceleiași domeniu, de la alte universități din țară (Universitatea "Politehnica" din București; Universitatea "Gh. Asachi" Iași, Universitatea Tehnică din Cluj-Napoca) și străinătate (University of Limerick, IR; Case Western Reserve University, USA).

10. Evaluare

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Curs	Operarea cu concepte fundamentale din știința calculatoarelor	Evaluare continuă și Evaluare prin probă finală scrisă și probleme practice pe calculator.	60

		Evaluare orală a răspunsurilor date la proba practică pe calculator.	
Laborator / Lucrări practice	Dezvoltarea de aplicații și implementarea algoritmilor și structurilor de conducere automată	Evaluare continuă (prin probe orale și probe practice)	40

10.1. Standard minim de performanță evaluare la curs
<ul style="list-style-type: none"> • utilizarea minimală a terminologiei utilizate în domeniul proiectării asistate de calculator referitoare la modelare și simulare
10.2. Standard minim de performanță evaluare la activitatea aplicativă
<ul style="list-style-type: none"> • capacitatea de a explica modul în care este definit modelul unei componente electronice simple • capacitatea de a utiliza pentru editarea schemei și realizarea unei simulări de regim tranzitoriu a unui program de proiectare asistată din familia SPICE

Data completării	Semnătura titularului de curs	Semnătura titularului de aplicație
17.09.2024		

Data avizării	Semnătura responsabilului de program
20.09.2024	

Data avizării în departament	Semnătura directorului de departament
23.09.2024	

Data aprobării în consiliul facultății	Semnătura decanului
27.09.2024	