

FIȘA DISCIPLINEI

1. Date despre program

Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Departamentul de Calculatoare, Electronică și Automatică
Domeniul de studii	Calculatoare și tehnologia informației
Ciclul de studii	Licență
Programul de studii	Calculatoare

2. Date despre disciplină

Denumirea disciplinei	PROIECTARE LOGICĂ				
Anul de studiu	I	Semestrul	1	Tipul de evaluare	E
Regimul disciplinei	Categorია formativă a disciplinei DF - fundamentală, DS - de specialitate, DC - complementară				DF
	Categorია de opționalitate a disciplinei: DOB – obligatorie, DOP – opțională, DFA - facultativă				DOB

3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	5	Curs	3	Seminar	-	Laborator/Lucrări practice	2	Proiect	-
I b) Totalul de ore pe semestru din planul de învățământ	70	Curs	42	Seminar	-	Laborator/Lucrări practice	28	Proiect	-

II Distribuția fondului de timp pe semestru:	ore
II a) Studiul după manual, suport de curs, bibliografie și notițe	77
II b) Tutoriat (pentru ID)	0
III Examinări	3
IV Alte activități: pregătire teste și examene	-

Total ore studiu individual (II.a+II.b+III)	80
Total ore pe semestru (I.b+II.a+II.b+III+IV)	150
Numărul de credite	6

4. Competențe specifice acumulate

Competențe profesionale	CP11. realizează schițe de proiectare CP16. utilizează instrumente de inginerie software asistată de calculator CP20. testează hardware CP21. proiectează hardware CP22. modelează și simulează hardware
Competențe transversale	CT1. munca în echipă CT5. aplică cunoștințe științifice, tehnologice și ingineresti

5. Rezultatele învățării

Cunoștințe	Aptitudini	Responsabilitate și autonomie
Studentul/absolventul descrie, identifică, sumarizează concepte și metode elementare referitoare la sisteme în general și la sisteme digitale și rețele de calculatoare în special și modul lor de aplicare în probleme concrete.	Studentul/absolventul analizează sistemele utilizând teoriile studiate și proiectează, implementează, diagnostichează și depanează sisteme digitale.	Studentul/absolventul derulează procese din managementul proiectelor de calculatoare și tehnologia informației, cu preluarea diferitelor roluri în echipă și descrierea clară și concisă, verbal și în scris, a rezultatelor.

6. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	Cunoașterea și înțelegerea conceptelor de bază referitoare la dispozitivele numerice (circuite logice), dezvoltarea deprinderilor și abilităților pentru analiza
-----------------------------------	--

	și proiectarea aplicațiilor cu circuite logice combinaționale și secvențiale, dezvoltarea deprinderilor și abilităților necesare folosirii circuitelor logice în aplicații fundamentale.
--	--

7. Conținutul predării și învățării

Curs	Nr. ore	Metode de predare	Observații
1.Noțiuni de algebră logică și operații logice	3	Expunere, conversație euristică, exemplificare, problematizare, exercițiu didactic, studiu de caz	Se utilizează note de curs sub formă de prezentări PowerPoint
2.Coduri binare, de detectare și corectare a erorilor, pentru transmisia și stocarea datelor seriale. Aritmetica in baza 2	3		
3. Porți logice fundamentale. Circuite logice combinaționale. Reprezentarea circuitelor folosind porți logice	3		
4. Metode de minimizare a funcțiilor logice	3		
5.Analiza si sinteza circuitelor combinaționale	3		
6. Circuite de multiplexare și decodificare. Implementarea funcțiilor logice folosind multiplexor și decodificator	3		
7. Circuite logice combinaționale uzuale	3		
8.Circuite logice secvențiale. Metode de descriere	3		
9. Circuite basculante bistabile	3		
10. Automate simple cu circuite basculante bistabile	3		
11. Operatori numerici secvențiali. Numărătoare	3		
12. Operatori numerici secvențiali. Registre	3		
13. Circuite de memorie. Circuite logice programabile	3		
14. Noțiuni despre hazardul structurilor logice	3		
Bibliografie minimală recomandată			
1. A.D. Potorac, <i>Bazele Proiectarii Circuitelor Numerice</i> , Ed. MatrixROM, Bucuresti, 2002 2. I. Chiuchisan, A.D. Potorac, <i>Proiectarea Circuitelor Logice</i> , Ed. Universitatii din Suceava, 2009. 3. Vaibbhav Taraate, <i>Digital Design Techniques and Exercises: A Practice Book for Digital Logic Design</i> , Ed. Springer, ISBN : 9789811659546, 2021. 4. D. Nicula, <i>Electronică Digitală - Carte de învățătură în regim de urgență</i> , Ed. Universitatea Transilvania, ISBN 978-606-19-1260-5, Brasov, 2020.			

Aplicații (Seminar / <u>laborator</u> / lucrări practice / proiect)	Nr. ore	Metode de predare	Observații
1. Introducere în lumea digitală. Reprezentarea digitală. Sisteme de numerație	2	Demonstrația și experimentul didactic, aplicații practice	Se utilizează aparatura de laborator – platforme didactice de testare a circuitelor digitale, montaje experimentale, programe de simulare, calculatoare, tablă
2. Algebra booleană. Funcții logice. Operații logice și porți logice	2		
3. Reprezentarea circuitelor folosind porți logice	2		
4. Metode de minimizare a funcțiilor logice. Minimizarea cu diagrame Karnaugh a funcțiilor logice de 3 variabile	2		
5. Minimizarea cu diagrame Karnaugh a funcțiilor logice cu 4 variabile. Optimizarea circuitelor logice folosind porți derivate	2		
6. Analiza și sinteza circuitelor logice combinaționale	2		
7. Implementarea funcțiilor logice cu multiplexoare	2		
8. Implementarea funcțiilor logice cu decodificatoare	2		
9. Circuite logice secvențiale. Metode de descriere	2		
10. Circuite Basculante Bistabile. Automate Mealy	2		
11. Implementarea automatelor Mealy asincrone	2		
12. Implementarea automatelor Mealy sincrone folosind circuite basculate bistabile de tip D	2		
13. Implementarea numărătoarelor modulo k	2		
14. Aplicații cu registre de deplasare. Generatoare de secvență	2		
Bibliografie minimală recomandată			
1. I. Chiuchisan, A.D. Potorac, <i>Proiectarea Circuitelor Logice</i> , Ed. Universitatii din Suceava, 2009.			
2. A.D. Potorac, <i>Bazele Proiectarii Circuitelor Numerice</i> . Ed. MatrixROM. Bucuresti. 2002			

3. Vaibbhav Taraate, <i>Digital Design Techniques and Exercises: A Practice Book for Digital Logic Design</i> , Ed. Springer, ISBN : 9789811659546, 2021.
4. Cristian Pirvu, <i>Note de aplicatie in electronica digitala</i> , Editura Multicart Com.S.R.L., ISBN 978-973-650-221-7, 2019.

8. Evaluare

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Curs	Cunoașterea terminologiei utilizate în proiectarea logică (electronica digitală). Capacitatea de utilizare adecvată a noțiunilor din domeniul electronicii digitale. Demonstrarea capacității de analiză, sinteza, abstractizare și concretizare a cunoștințelor teoretice din domeniul electronicii digitale. Capacitatea de a aplica în practică cunoștințele teoretice în vederea interpretării rezultatelor și optimizării funcționării circuitelor logice.	Examen evaluare sumativă (subiecte de evaluare a cunoștințelor - probă scrisă urmată de evaluare orală succintă)	60%
Seminar			
Laborator/ Lucrări practice	Demonstrarea capacității de analiză, sinteza, abstractizare și concretizare a cunoștințelor teoretice și practice din domeniul electronicii digitale. Demonstrarea capacității de abstractizare și concretizare a cunoștințelor în construirea unor argumentări, în identificarea unor probleme și a soluțiilor acestora. Demonstrarea capacității de interpretare a rezultatelor obținute în urma proiectării de circuite digitale și de optimizare a funcționării acestor circuite.	Evaluare sumativă (referate sau teste de evaluare urmate de evaluare orală a cunoștințelor)	40%
Proiect			

Fișa disciplinei include, dacă este cazul, elemente adaptate persoanelor cu dizabilități, în funcție de tipul și gradul acestora.

Data completării	Grad didactic, nume, prenume, semnătura titularului de curs	Grad didactic, nume, prenume, semnătura titularului de aplicație
25.09.2025	Prof. dr. ing. Dan-Alin POTORAC	S.I. dr. Marius PRELIPCEANU

Data avizării	Grad didactic, nume, prenume, semnătura responsabilului de program
25.09.2025	Prof. univ. dr. ing. Cristina Elena TURCU

Data avizării în departament	Grad didactic, nume, prenume, semnătura directorului de departament
25.09.2025	Conf. dr. ing. Eugen COCA

Data aprobării în consiliul facultății	Grad didactic, nume, prenume, semnătura decanului
26.09.2025	Prof. univ. dr. ing. Laurentiu- Dan MILICI