

FIȘA DISCIPLINEI

1. Date despre program

Facultatea	Facultatea de Inginerie Electrică și Știința Calculatoarelor
Departamentul	Calculatoare, Electronică și Automatică
Domeniul de studii	Ingineria Sistemelor
Ciclul de studii	Licență
Programul de studii/calificarea	Automatică și Informatică Aplicată

2. Date despre disciplină

Denumirea disciplinei	ELECTRONICĂ DIGITALĂ				
Anul de studiu	II	Semestrul	4	Tipul de evaluare	E
Regimul disciplinei	Categorii formative a disciplinei DF - fundamentală, DS - de specializare, DC – complementară				DF
	Categorii de opționalitate a disciplinei: DOB – obligatorie, DOP – opțională, DFA - facultativă				DOB

3. Timpul total estimat (ore alocate activităților didactice)

I a) Număr de ore pe săptămână	4	Curs	2	Seminar	0	Laborator/lucrări practice	2	Proiect	0
I b) Totalul de ore pe semestru din planul de învățământ	56	Curs	28	Seminar	0	Laborator/lucrări practice	28	Proiect	0

II Distribuția fondului de timp pe semestru:	ore
II.a) Studiu individual	41
II.b) Tutoriat (pentru ID)	
III. Examinări	3
IV. Alte activități (precizați):	

Total ore studiu individual (II.a+II.b+III)	44
Total ore pe semestru (I.b+II.a+II.b+III+IV)	100
Numărul de credite	4

4. Competențe specifice acumulate

Competențe profesionale	CP1. Utilizarea de cunoștințe de matematică, fizică, tehnica măsurării, grafică tehnică, inginerie mecanică, chimică, electrică și electronică în ingineria sistemelor.
Competențe transversale	

5. Rezultatele învățării

Cunoștințe	Aptitudini	Responsabilitate și autonomie
Studentul/absolventul descrie, identifică, sumarizează concepte și metode referitoare la sisteme în general, precum și la tehnica măsurării, grafică, inginerie mecanică electrică și electronică și modul lor de aplicare în probleme concrete, folosind instrumente de matematică și fizică specifice.	"Studentul/absolventul aplică tehnici, principii ale fizicii și metode matematice adecvate de rezolvare a problemelor uzuale din ingineria sistemelor, cu accent pe metodele de calcul numeric."	"Studentul/absolventul derulează procese din managementul proiectelor de ingineria sistemelor, cu preluarea diferitelor roluri în echipă și descrierea clară și concisă, verbal și în scris, a rezultatelor."

6. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

Obiectivul general al disciplinei	• Transmiterea cunoștințelor despre tehnologia circuitelor numerice • Cunoașterea principiilor de funcționare, proiectare și exploatare a acestora. • Asimilarea de cunoștințe legate de principiile, tehnologiile și funcționarea elementelor de circuit în regim de comutație și aplicațiile lor, inclusiv familii de circuite logice și memorii.
-----------------------------------	---

	• Înțelegerea structurii și funcționării sistemelor digitale sub aspectul teoriei comutației, principalele aplicații ale elementelor de circuit în regim de comutație (astabile, monostabile, bistabile), familii de circuite logice (TTL, CMOS, IIL, ECL) și memorii.
--	--

7. Conținutul predării și învățării

Curs	Nr. ore	Metode de predare	Observații
1. Circuite de impulsuri - 16h 1.1 Elemente de circuit în regim de comutație (comutatorul ideal și comutatorul real, dioda în regim de comutație, tranzistorul în regim de comutație) 1.2. Circuite liniare de formare (studiul circuitelor elementare RC în regim de impulsuri, circuite de derivare, circuite de integrare) 1.3 Circuite neliniare de formare (circuite de limitare cu diode, limitatoare cu amplificatoare, circuite pentru fixarea nivelului și polarizare dinamică, linii de întârziere) 1.4 Circuite basculante bistabile (cu tranzistoare, cu porți logice, cu amplificatoare operaționale, cu circuite integrate specializate) 1.5 Circuite basculante astabile (cu tranzistoare, cu porți logice, cu amplificatoare operaționale, cu circuite integrate specializate) 1.6 Circuite basculante monostabile (cu tranzistoare, cu porți logice, cu amplificatoare operaționale, cu circuite integrate specializate)	4 3 3 2 2 2	expunerea, prelegerea, conversația	
2. Circuite integrate digitale - 12h 2.1 Caracteristicile portilor logice 2.2 Structuri logice cu TB, DTL, RTL 2.3 Circuite NMOS, PMOS 2.4 Circuite CMOS statice și dinamice 2.5 Circuite TTL standard, three-state, open-colector, HLL 2.6 Circuite ECL 2.7 Circuite I2L	1 1 2 3 3 1 1	expunerea, prelegerea, conversația	
Bibliografie minimală recomandată			
1. A.D.Potorac - Circuite Numerice, Ed. Universitatii Suceava, 1999 2. A.D. Potorac - Bazele proiectării circuitelor numerice, Ed. Matrix, 2003 3. Dhanasekharan Natarajan - Fundamentals of Digital Electronics, Lecture Notes in Electrical Engineering, Springer, 2020			

Aplicații (Laborator/lucrări practice)	Nr. ore	Metode de predare	Observații
01. Protecția muncii. Osciloscopul cu două canale, generatoare de semnal, surse de alimentare. -2h	2	lucrări practice, experimentul	
02. Circuite liniare de formare. -2h	2	lucrări practice, experimentul	
03. Circuite de limitare. -2h	2	lucrări practice, experimentul	
04. Circuite pentru fixarea nivelului. -2h	2	lucrări practice, experimentul	
05. Generatoare de tensiune liniar variabilă. -2h	2	lucrări practice, experimentul	
06. Reducerea timpilor de comutație la circuitele cu TB. -2h	2	lucrări practice, experimentul	
07. Circuite basculante Schmidt. -2h	2	lucrări practice, experimentul	
08. Circuite basculante monostabile cu tranzistoare. -2h	2	lucrări practice, experimentul	
09. Circuite basculante astabile cu tranzistoare. -2h	2	lucrări practice, experimentul	
10. Circuitul 555. Aplicații. -2h	2	lucrări practice, experimentul	
11. Studiul circuitului astabil integrat MMC 4047. -2h	2	lucrări practice, experimentul	
12. Poarta fundamentală TTL. -2h	2	lucrări practice, experimentul	
13. Poarta fundamentală CMOS. -2h	2	lucrări practice, experimentul	
14. Circuite PLL. -2h	2	lucrări practice, experimentul	
Bibliografie minimală recomandată			
[1] A.D.Potorac - Circuite Numerice, Ed. Universitatii Suceava, 1999			
[2] A.D. Potorac - Bazele proiectării circuitelor numerice, Ed. Matrix, 2003			

8. Evaluare

Tip activitate	Criterii de evaluare	Metode de evaluare	Pondere din nota finală
Evaluare prin probă finală scrisă urmată de evaluare orală succintă	Nota acordată la examinarea finală prin testarea cunostintelor referitor la însușirea conceptelor și noțiunilor specifice, înțelegerea fenomenelor de comutație, cunoașterea circuitelor reprezentative prezentate, analiza funcționării acestora, tehnologii specifice de implementare a structurilor logice funcționale.	Evaluare prin probă finală scrisă urmată de evaluare orală succintă	60
Seminar			
Laborator/ Lucrări practice	Media notelor acordate la lucrări practice Notă acordată la colocviu de laborator; Activitatea pe parcurs poate fi echivalată, la cerere, prin proiecte, pregătirea și participarea la concursuri profesionale, cu aprobarea cadrului didactic care conduce lucrările practice. Se evaluează abilitățile practice în construirea corectă a testelor și măsurarea performanțelor circuitelor care fac obiectul lucrărilor de laborator	<i>evaluare continuă</i> (prin metode orale și probe practice) <i>evaluare sumativă</i> (prin metode orale din tematica studiată în timpul semestrului).	40
Proiect			

Fișa disciplinei include, dacă este cazul, elemente adaptate persoanelor cu dizabilități, în funcție de tipul și gradul acestora.

Data completării	Grad didactic, nume, prenume, semnătura titularului de curs	Grad didactic, nume, prenume, semnătura titularului de aplicație
25.09.2025	prof.dr.ing. Alin Dan Potorac	As.dr.ing. Radu Fechet

Data avizării	Grad didactic, nume, prenume, semnătura responsabilului de program
25.09.2025	SL. dr. ing. Corneliu BUZDUGA

Data avizării în departament	Grad didactic, nume, prenume, semnătura directorului de departament
25.09.2025	Conf. dr. ing. Eugen COCA

Data aprobării în consiliul facultății	Grad didactic, nume, prenume, semnătura decanului
26.09.2025	Prof. dr. ing. Laurentiu- Dan MILICI